



ТЕЛЕКОММУНИКАЦИОННОЕ ОБОРУДОВАНИЕ:

**ПРИНЦИПЫ ПОСТРОЕНИЯ И
РЕКОМЕНДАЦИИ
ПО ПРИМЕНЕНИЮ**

2003

www.zelax.ru

Коллектив авторов:

Сухман Сергей Маратович
Бернов Аркадий Валентинович
Шевкопляс Борис Владимирович

Редакция от 24.01.2003

© Зелакс 2003

Содержание

Предисловие	4
1. Взаимодействие устройств типа DTE/DCE	5
1.1. В чем проблема?	5
1.2. Что такое “устройство типа DTE (DCE)”?.....	5
1.3. Логический и физический уровни представления сигналов.....	8
1.4. Горячая десятка сигналов RS-232	8
1.4.1. Недооценили сигнал RI ?	9
1.4.2. Пятерка лидеров: TxD, CLK, TxС; RxD, RxC	10
1.4.2.1. Асинхронный режим.....	10
1.4.2.2. Синхронный режим	11
1.4.2.2.1. Попутно или навстречу?	12
1.4.2.2.2. Иногда полезно проинвертировать синхросигнал	13
1.4.3. Третий – лишний: DTR – DSR или DTR – DCD?	14
1.4.4. Трудная судьба сигналов RTS и CTS	15
1.5. Программное управление потоком данных	16
1.6. Трехпроводный вариант RS-232	17
1.7. Электрические уровни сигналов RS-232	17
1.8. Взаимодействие одноименных устройств (DTE – DTE или DCE – DCE) в асинхронном режиме	18
1.8.1. Нуль-модемные кабели	18
1.8.2. Пример сопряжения двух устройств типа DCE.....	20
2. Примеры схем взаимодействия устройств типа DTE и DCE в синхронном режиме	21
2.1. Вводные замечания	21
2.2. Системы с внутренней синхронизацией	22
2.3. Системы с внешней синхронизацией.....	23
2.4. Используем модем как устройство типа DTE !.....	25
2.5. Система с двумя последовательно включенными каналами связи	25

*Многие вещи нам непонятны не потому,
что наши понятия слабы; но потому, что
сии вещи не входят в круг наших понятий.*

К. Прутков

Предисловие

Этот сборник – своего рода расширение набора руководств пользователя, разработанных для наших изделий. По замыслу он должен в какой-то мере восполнить содержательные пробелы, которые вольно или невольно образуются при написании официальной сопроводительной документации. Действительно, в ограниченном объеме стандартного руководства пользователя трудно, а порой и неуместно размещать сведения, на которые можно просто сослаться или которые считаются общеизвестными.

Однако стандарты, на которые даются ссылки, часто трудно отыскать, да многие из них и не дают однозначных ответов на конкретные вопросы. Что касается некоторых “общеизвестных” истин, то и они при ближайшем рассмотрении теряют законченные очертания: их трактовка различными литературными источниками может не совпадать. Поэтому нам зачастую придется пояснять *что* мы имели в виду, употребляя тот или иной “общеизвестный” термин.

Мы решили не ждать пока материалы сборника составят некую законченную структуру с разбивкой по главам и т. п.; объем сборника будет расти по мере обработки имеющейся и притока новой информации с появлением новых устройств ф. Зелакс. Надеемся, что Вы пожелаете поделиться опытом и полезными техническими решениями (своими или найденными среди публикаций) – страницы этого сборника к Вашим услугам; авторские права, разумеется, будут соблюдены. Ждем также Ваших замечаний и предложений.

1. Взаимодействие устройств типа DTE/DCE

Попробуем еще раз разобраться с общеизвестными истинами.

1.1. В чем проблема?	5
1.2. Что такое “устройство типа DTE (DCE)”?	5
1.3. Логический и физический уровни представления сигналов	8
1.4. Горячая десятка сигналов RS-232	8
1.4.1. Недооценили сигнал RI ?	9
1.4.2. Пятерка лидеров: TxD, CLK, TxС; RxD, RxC	10
1.4.2.1. Асинхронный режим	10
1.4.2.2. Синхронный режим	11
1.4.2.2.1. Попутно или навстречу?	12
1.4.2.2.2. Иногда полезно проинвертировать синхросигнал	13
1.4.3. Третий – лишний: DTR – DSR или DTR – DCD?	14
1.4.4. Трудная судьба сигналов RTS и CTS	15
1.5. Программное управление потоком данных	16
1.6. Трехпроводный вариант RS-232	17
1.7. Электрические уровни сигналов RS-232	17
1.8. Взаимодействие одноименных устройств (DTE – DTE или DCE – DCE) в асинхронном режиме	18
1.8.1. Нуль-модемные кабели	18
1.8.2. Пример сопряжения двух устройств типа DCE	20

1.1. В чем проблема?

При описании элементов систем передачи данных широко используются термины DTE и DCE. Их трактовка приводится едва ли не в каждом учебном пособии по таким системам. Однако общение с потребителями нашей продукции показывает, что зачастую многие из них не придают значения отличиям одного термина от другого; а без понимания сути этих отличий трудно воспринимать сведения, приведенные в руководствах пользователя. Кроме того, есть кое-какие особенности использования сигналов взаимодействия между устройствами, и чтобы отыскать их описание в литературе, потребовалось бы немало терпения и времени. Все это привело нас к мысли о том, что неплохо бы дать некоторые разъяснения пользователям нашей аппаратуры и, надеемся, не только им.

1.2. Что такое “устройство типа DTE (DCE)”?

Вопрос и простой, и не очень. В чем сложность – сейчас увидим. В примере системы передачи данных (Рис. 1.1) компьютеры обмениваются информацией по каналу связи через модемы. Компьютеры обозначены термином DTE, а модемы – DCE. Начнем с определений.

DTE – Data Terminal Equipment – оконечное оборудование данных (ООД);

DCE – Data Communication Equipment – аппаратура передачи данных (АПД).



Рис. 1.1. Пример системы передачи данных

Как видно из Рис. 1.1, все на своих местах. Действительно, нельзя отрицать, что каждый из компьютеров является “оконечным” (подключенным к концу тракта передачи данных) и является “оборудованием” для обработки данных. Однако в этих рассуждениях (а скорее – оправданиях) уже ощущается некоторая натяжка. В самом деле, компьютер 2, по-видимому, не будет “оконечным”, если к нему подключить еще один модем для продолжения канала связи, как показано на Рис. 1.2



Рис. 1.2. Расширенная система. Неясно, как теперь правильно назвать компьютер 2: устройством DTE или DCE ?

Значит ли это, что компьютер 2 “превратился” из устройства DTE в устройство DCE ? – Нет, он, как мы предположили, каким был, таким и остался, к нему лишь подключили дополнительный модем. Еще один неприятный факт, не укладывающийся в “теорию”: многие большие компьютеры изначально выполнены как устройства DCE, а не DTE. Применяв такие компьютеры в схеме на Рис. 1.1, мы получим цепочку из устройств типа DCE, Рис. 1.3.



Рис. 1.3. Система, использующая компьютеры, выполненные в виде устройств DCE. Неясно, где здесь “оконечное оборудование данных” ?

Во всех приведенных примерах модемы выступали в качестве устройств типа DCE. Противоречий нет, так как модем в полной мере представляет собой аппаратуру передачи данных. Однако некоторые современные модемы, например Зелакс М-144, могут быть перестроены на работу в качестве устройств типа DTE, хотя “терминальных” функций они явно не выполняют. Границы применимости термина DCE также сильно размыты; возможно поэтому рекомендация V.24(03/93) дает более “осторожную” (но не более четкую) трактовку термина DCE: Data Circuit-Terminating Equipment – аппаратура окончания канала данных (АКД, синоним АПД).

Чтобы окончательно не запутаться в терминологии, введем свои, с позволения сказать, определения, которые, на наш взгляд, хорошо запоминаются и работают безотказно. Но сначала обратимся к Рис. 1.4, на котором представлена схема подключения компьютера (DTE) к линии (каналу связи) через модем М-144 (DCE).

RS-232

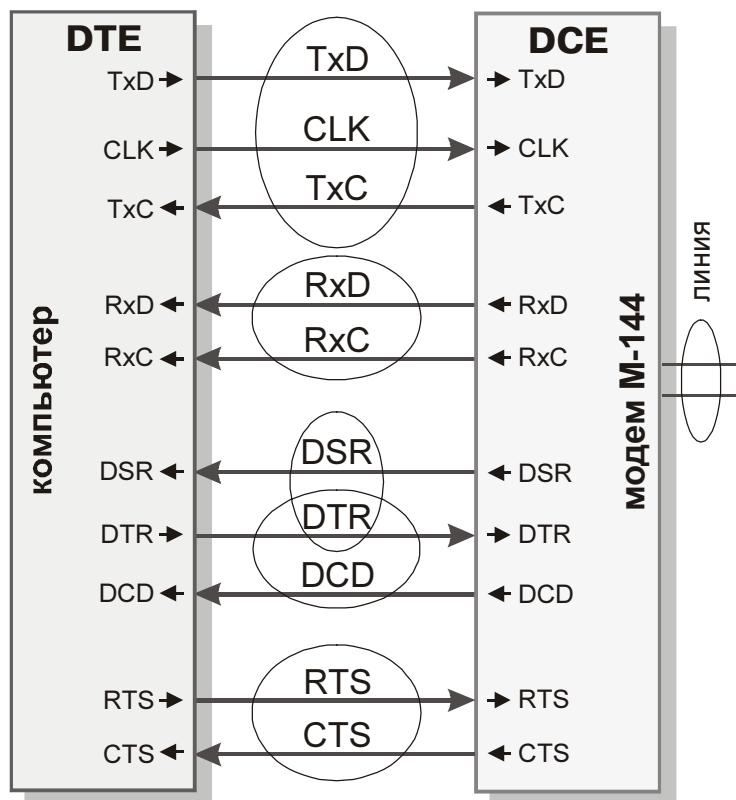


Рис. 1.4. Схема соединения устройств типа DTE и DCE

Показаны все сигналы порта 1 модема, хотя некоторые из них могут не использоваться. Здесь и далее предполагаем, что этот порт настроен на работу с интерфейсом RS-232. Общая цепь сигнальной земли не показана, родственные группы сигналов выделены овалами. Итак, мы считаем, что

DTE – устройство, у которого сигнал передаваемых данных TxD является *выходным* (по ассоциации с фразой “Данные – ТЕбе”); J

DCE – устройство, у которого сигнал передаваемых данных TxD является *входным* (по ассоциации с фразой “Данные – СЕбе”). J

Как видно из Рис. 1.4, можно дать до 10 подобных пар определений по числу задействованных сигналов; каждый сигнал – выходной для одного устройства и входной для другого. Может быть, кому-то покажется удобной для запоминания такая пара определений:

DTE – устройство, которое *принимает* сигнал DCD;

DCE – устройство, которое *выдает* сигнал DCD.

Здесь рассуждаем так. Если устройство следит за состоянием линии и способно формировать сигнал обнаружения несущей (DCD – Data Carrier Detect), то оно явно “коммуникационное” (DCE); устройство, которое поглощает этот сигнал, не иначе как “терминальное” (DTE). Отметим, что в рекомендации V.24(03/93) сигнал DCD трактуется уже несколько иначе по сравнению с приведенной традиционной расшифровкой, хотя смысл остался практически тем же – Data channel received line signal detector (детектор принимаемого линейного сигнала канала данных).

Таким образом, мы убедились в том, что термины DTE и DCE имеют слабое отношение к функциональному назначению обозначаемых ими устройств. Эти термины всего лишь определяют направления передачи сигналов. (Поэтому чтобы не вводить в заблуждение неискушенных пользователей аппаратуры, следовало бы вместо этих терминов ввести абстрактные обозначения, не имеющие расшифровки, например X и Y. Но традиции слишком устойчивы.) Если согласиться с таким подходом к терминологии, то схемы, показанные на Рис. 1.2 и Рис. 1.3, не будут выглядеть “странными”; таковыми, скорее, покажутся вопросы, поставленные в комментариях под этими рисунками в тщетных поисках здравого смысла.

1.3. Логический и физический уровни представления сигналов

При описании взаимодействия устройств типа DTE и DCE мы остановились на интерфейсе RS-232 как наиболее простом и распространенном. Этот интерфейс был разработан в 1969г. и с тех пор не раз модифицировался и “ветвился”. Однако показанные на Рис. 1.4 сигналы, передаваемые между устройствами DTE и DCE, можно найти в любой его версии, если иметь в виду логическое представление сигналов (“есть – нет”).

Иногда ошибочно считается, что интерфейс RS-232 работает только в асинхронном режиме. Эта типичная ошибка основана на широко распространенной реализации минимального подмножества сигналов интерфейса RS-232 в персональных компьютерах. Не следует ассоциировать термин “RS-232” с термином “асинхронный режим” работы порта, так как полный вариант интерфейса может работать как в асинхронном, так и в синхронном режиме. Последний характеризуется расширенным набором участвующих в обмене цепей, точнее, дополнительным использованием трех цепей синхронизации: CLK, TxС и RxС, см. Рис. 1.4 (подробности – чуть позже).

На физическом уровне сигналы передаются разными уровнями напряжения. Например стандарты RS-232C, D предусматривают уровни передачи сигнала от $\pm 5V$ (min) до $\pm 15V$ (max) относительно общей сигнальной земли; в стандарте RS-422A сигналы передаются в дифференциальном виде $\pm 2V$ (min), в стандарте RS-485 – уровнями напряжения $\pm 1,5V$ (min) и т. д.

К последним модификациям интерфейсов “семейства RS-232” можно отнести следующие:

ANSI/TIA/EIA-232-F-1999
ANSI/TIA/EIA-723-98

ANSI/TIA/EIA-574-90(R98)
ANSI/TIA/EIA-404-B-96

С подробностями можно ознакомиться на сайте <http://www.tiaonline.org> (TIA – The Telecommunication Industry Association – ассоциация производителей телекоммуникационного оборудования).

1.4. Горячая десятка сигналов RS-232

Вновь рассматриваем пару “компьютер - модем”. Полный интерфейс RS-232 предусматривает использование 25-контактного соединителя, в котором каждый контакт соответствует определенной цепи, включая цепи защитного и сигнального заземления. Однако на практике обычно используются далеко не все цепи.

Например лишними часто оказываются цепи* 118 – 122 обслуживания дополнительного канала связи, цепи 111, 112, 116 управления скоростью передачи, и другие.

Конечно, если нечего обслуживать или нечем управлять, то и соответствующие цепи не нужны. Но что интересно: даже если есть дополнительный канал связи, и скорость передачи должна регулироваться, то и тогда чаще всего перечисленные цепи не используются!

Дело в том, что современные “интеллектуальные” модемы могут получать по цепи TxD не только данные, но и команды, флаги и иные признаки, предусмотренные программным протоколом и характеризующие параметры обмена. Так что для передачи служебной информации из компьютера в модем и обратно не обязательно и даже нежелательно использовать “второстепенные” цепи интерфейса RS-232, из которых часть мы здесь упомянули. Но есть и такие цепи, без которых трудно обойтись; их рассмотрим после небольшого замечания относительно сигнала RI.

1.4.1. Недооценили сигнал RI ?

Нет, он по праву не вошел в десятку лидеров, так как “горе от ума” коснулось и его. Напомним, что сигнал RI (Ring Indicator, цепь 125 – индикатор вызова) логически повторяет сигнал вызова абонента со стороны АТС. Точнее, сигнал RI активен (его уровень напряжения составляет +12В), когда на “нашу” абонентскую линию из АТС подается относительно высокое переменное напряжение (“телефон звонит”); когда переменное напряжение снимается (“звонок умолкает”), то сигнал RI возвращается в пассивное состояние (-12В).

Чтобы понять почему столь “важный” сигнал стал ненужным, рассмотрим цепочку: АТС – абонентская линия – модем – компьютер (рисунок не приводим). Предположим, что в исходном состоянии абонентская линия свободна (“трубка повешена”). Если модем не обладает высоким “интеллектом”, то он при вызове со стороны АТС просто формирует и передает в компьютер сигналы RI. Компьютер реагирует на них например так: по окончании шестого сигнала передает в модем команду “снять трубку”; после некоторой паузы проверяет наличие сигналов DCD, DSR, CTS и приступает к обмену служебными, а затем и “полезными” данными.

Если модем “интеллектуален”, то он и сам может отсчитать заданное число вызывных сигналов, затем “снять трубку” и выполнить все операции по установлению связи, идентификации инициатора обмена, приему и буферизации полученных от него данных и т. п.; при этом компьютер подключается к работе только когда это действительно “крайне необходимо”. Как видим, в этой ситуации цепь передачи сигнала RI из модема в компьютер действительно не нужна.

Впрочем, вернемся к десятке наиболее “употребимых” сигналов, см. Рис. 1.4. При их описании номера цепей и расшифровка терминов даны в соответствии с рекомендацией V.24(03/93). (Как уже отмечалось при упоминании сигнала DCD, эта расшифровка не всегда совпадает с привычной.) Направление передачи сигналов видно из рисунка.

* Имеются в виду цепи “серии 100”, описанные в рекомендации V. 24 ITU-T (ITU-T – International Telecommunication Union, Telecommunication standardization sector – международный телекоммуникационный союз, сектор стандартизации телекоммуникаций). Большинство цепей имеют сокращенные названия (например TxD), введенные ассоциацией электронной промышленности Electronic Industries Association (EIA). Названия и их расшифровка в ряде случаев со временем изменяются, например вместо TxD ныне в интерфейсе RS-232F использовано сокращение TD. Но не будем судить об этой ситуации слишком строго.

1.4.2. Пятерка лидеров: TxD, CLK, TxС; RxD, RxC

Эти сигналы примечательны тем, что их функциональное назначение не вызывает неоднозначной трактовки. С них и начнем.

TxD (цепь 103) – Transmitted Data – данные, передаваемые из устройства DTE в устройство DCE в асинхронном или синхронном режиме.

В синхронном режиме границы и середины битовых интервалов соответствуют положительным и отрицательным фронтам синхросигнала, передаваемого по отдельной цепи. Этот режим преимущественно используется в высокопроизводительных системах передачи данных.

Асинхронный режим используется очень широко, так как его аппаратная реализация более проста – на рынке имеется ряд дешевых микросхем универсальных асинхронных приемопередатчиков (UART). Но за эту простоту приходится платить снижением эффективности использования цепей передачи данных, как будет показано далее.

1.4.2.1. Асинхронный режим

Напомним, что для конкретности мы остановились на интерфейсе RS-232, хотя логические соотношения между сигналами такие же, как и в иных интерфейсах семейства RS (RS-422, RS-485 и др.).

В асинхронном режиме (Рис. 1.5) передаваемые данные представлены потоком символов, каждый из которых снабжен служебными битами Старт и Стоп.

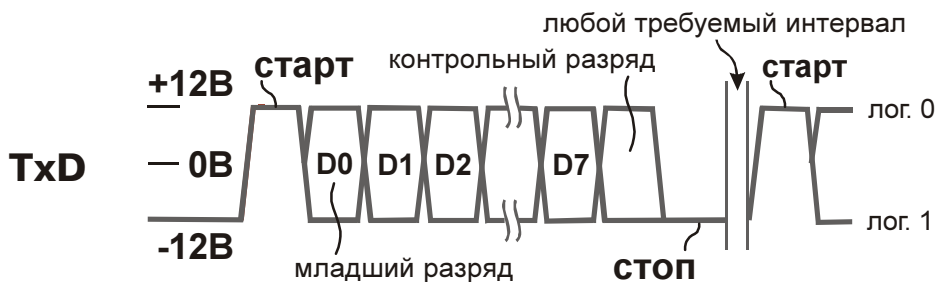


Рис. 1.5. Временная диаграмма передачи данных в асинхронном режиме (здесь и далее – для интерфейса RS-232)

Число стоп-битов при настройке устройств обычно выбирают равным 1 или 2, реже 1,5 (имеется в виду интервал времени, в полтора раза превышающий длительность битового интервала). Число битов (5...8) в символе, наличие или отсутствие контрольного разряда (дополняющего число единичных битов символа до четного или нечетного) и скорость передачи также задаются при начальной настройке. В модеме M-144 скорость передачи V составляет 50...230400 бит/с. (В настоящее время в некоторых устройствах используется скорость 460800 бит/с и выше.)

Следует заметить, что количество стоп-битов задается только для асинхронного передатчика; при этом асинхронный приемник по истечении одного стоп-бита включает режим ожидания очередного старт-бита.

Приемник синхронизируется положительным фронтом (переходом напряжения от -12В к +12В) сигнала Старт и, зная длительность битового интервала $T = 1/V$ и формат посылки, последовательно считывает передаваемые биты. Асинхронность состоит в том, что приемник не знает, в какой момент поступит очередной символ. Иными словами, отсутствует единая для всего потока данных синхронизация, т. е. она имеет "локальный" характер – устанавливается заново всякий раз при обнаружении приемником начала очередного старт-бита.

1.4.2.2. Синхронный режим

Синхронный режим позволяет более эффективно использовать цепи передачи данных за счет исключения старт- и стоп-битов. Поясним это на примере.

Предположим, что при передаче данных в асинхронном режиме символ содержит 8 бит (байт), контроль по четности или нечетности отсутствует, стоп-бит один. Тогда, с учетом стартового бита, для передачи каждого байта нужно 10 битовых интервалов (соответствующих передаче старт-бита, восьми битов данных и стоп-бита). При скорости передачи 115200 бит/с и отсутствии пауз между стоп- и старт-битами скорость передачи байтов равна $115200 / 10 = 11520$ байт/с или $11520 \times 8 = 92160$ бит/с. Таким образом, фактическая скорость передачи данных составляет 0,8 от “объявленной”.

В синхронном режиме эти скорости одинаковы, так как передаются только “полезные” биты; их истинность подтверждается синхросигналами в соответствующих цепях интерфейса. Возможны два варианта взаимодействия устройств.

Вариант 1. Направления передачи синхросигналов CLK и передаваемых данных TxD совпадают, т. е. источник данных и синхросигналов один и тот же (Рис. 1.6).

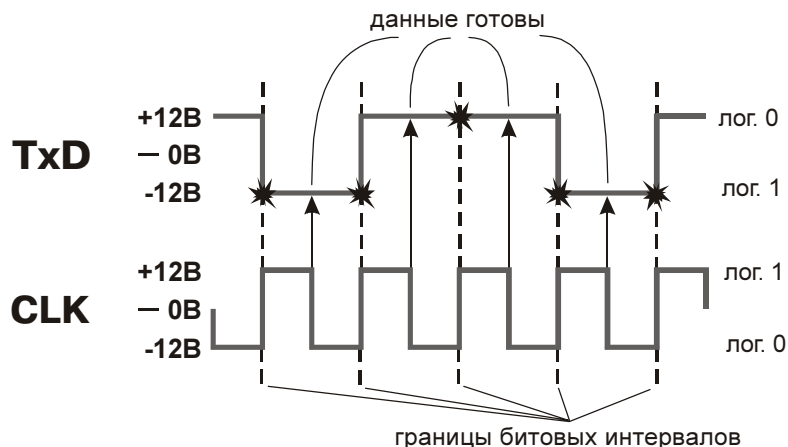


Рис. 1.6. Временная диаграмма передачи данных TxD в синхронном режиме, первый вариант

CLK (цепь 113) – Transmitter signal element timing (DTE) – сигнал синхронизации передаваемых данных, формируемый устройством DTE. Истинность бита данных подтверждается отрицательным фронтом (перепадом напряжения от +12 В до -12 В) сигнала CLK, как показано на рисунке. По положительному фронту этого сигнала в линию TxD поступает следующий бит.

Вариант 2. Направления передачи синхросигналов TxС и передаваемых данных TxD противоположны, т. е. источник данных размещен в одном устройстве, а источник синхросигналов – в другом (Рис. 1.7).

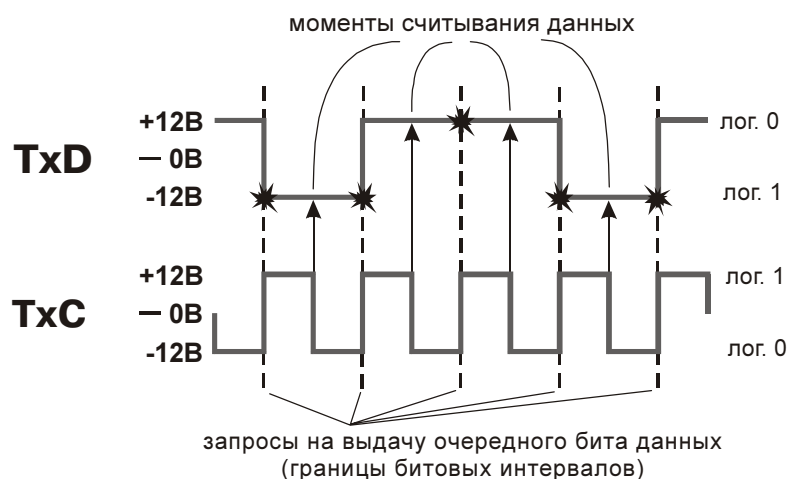


Рис. 1.7. Временная диаграмма передачи данных TxD в синхронном режиме, второй вариант

TxC (цепь 114) – Transmitter signal element timing (DCE) – сигнал синхронизации передаваемых данных TxD, формируемый устройством DCE. Получив положительный фронт этого сигнала, передатчик выдает очередной бит; затем по отрицательному фронту сигнала приемник фиксирует новый бит и т. д. Сигналы CLK или TxС передаются непрерывно на протяжении всего сеанса связи между устройствами. Скважность этих сигналов обычно равна двум.

1.4.2.2.1. Попутно или навстречу?

Какая синхронизация лучше: “попутная” (CLK – TxD) или “встречная” (TxС – TxD)? Если рассуждать “теоретически”, то предпочтительна первая, и вот почему. В первом варианте передачи данных задержки распространения сигналов TxD и CLK в кабеле между устройствами DTE и DCE в значительной мере взаимно компенсируются благодаря примерно одинаковым условиям следования этих сигналов “параллельными курсами”.

Второй вариант основан на не совсем оправданной “вере” в то, что запрос на выдачу очередного бита данных будет мгновенно удовлетворен, и отрицательный фронт сигнала TxС попадет в середину битового интервала (см. Рис. 1.7). Однако отклонение составляет как минимум две задержки распространения сигналов по кабелю и четыре задержки интерфейсных схем на пути прохождения запроса (TxС) и ответа (TxD). Действительно, ведь по-хорошему нужно было бы передать запрос, дождаться поступления бита данных, и только после этого начинать отсчет интервала времени для указания момента последующего приема этого бита. Конечно, отмеченные различия между вариантами несущественны при низких скоростях передачи данных.

И все же на практике чаще всего применяется “встречная” синхронизация. Это связано с тем, что во всех отношениях удобно провести границу между системой транспортирования данных и прочими устройствами. А если это так, то система транспортирования должна быть функционально законченной и, в частности, иметь собственный генератор синхросигналов. Таким образом, принимаемые в систему транспортирования данные неизбежно окажутся объектом “встречной” синхронизации.

1.4.2.2. Иногда полезно проинвертировать синхросигнал

Реальность часто вносит коррективы даже в простые решения, которые мы сейчас рассматриваем. В силу разных причин, начиная от влияния паразитных емкостей и заканчивая элементарными ошибками при монтаже устройства (когда в “труднодоступном” для нас месте перепутаны контакты, на которые выведен парафазный синхросигнал), реальная временная диаграмма может сильно отличаться от “теоретической”. Причем настолько, что имеет смысл проинвертировать синхросигнал, чтобы получить более точное попадание его отрицательного фронта на период стабильности бита данных, как показано на Рис. 1.8.

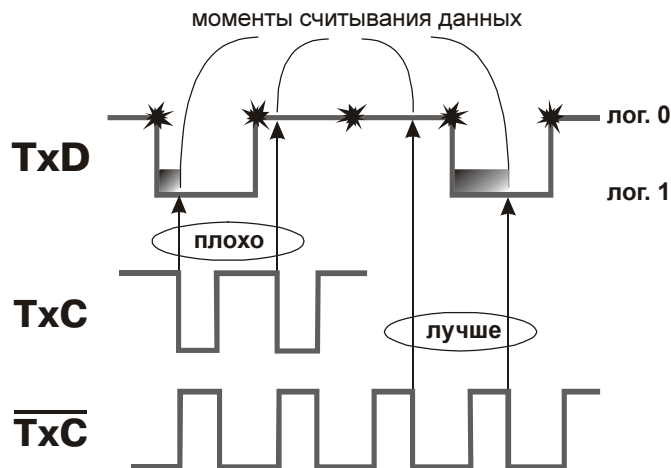


Рис. 1.8. Пример реальной временной диаграммы.
В отличие от “теоретической” (см. Рис. 1.7), здесь скважность синхросигналов отлична от двух, а данные поступают с заметной задержкой

В данном примере затемненными прямоугольниками показаны запасы времени установления сигнала TxD при его регистрации. Из рисунка видно, что лучше иметь больший запас, чем меньший, хотя здесь нас может подстеречь другая опасность – приближая отрицательный фронт синхросигнала к концу битового интервала (т.е.увеличивая длину затемненного прямоугольника), рискуем зарегистрировать нестабильные данные.

Возможность выбора того или иного варианта синхронизации существует благодаря тому, что синхроимпульсы не “пронумерованы”, т. е. не привязаны к “своим” битам данных. Иными словами, приемник данных TxD “не интересуется” происхождением синхросигнала (прямой он или инверсный, был ли в пути задержан на 10 или 1000 периодов и т. п.) – важно лишь то, чтобы он находился “в согласии” с данными и обеспечивал их надежный прием.

Рассмотрим оставшиеся сигналы лидирующей пятерки – RxD и RxC.

RxD (цель 104) – Received data – данные, принимаемые устройством DTE в асинхронном или синхронном режиме. Асинхронный режим передачи сигналов RxD аналогичен рассмотренному ранее (см. Рис. 1.5, на котором обозначение TxD теперь следовало бы изменить на RxD). Синхронный режим также аналогичен рассмотренному ранее варианту 1 передачи сигналов TxD (Рис. 1.9).

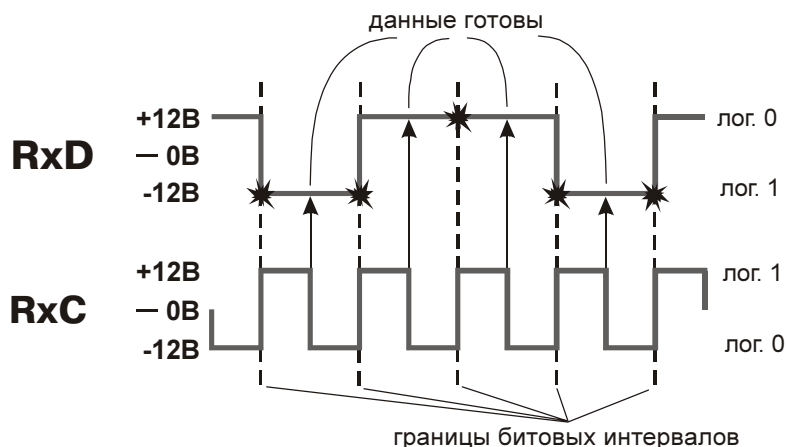


Рис. 1.9. Временная диаграмма передачи данных RxD в синхронном режиме

RxC (цепь 115) – Receiver signal element timing (DCE) – сигнал синхронизации данных RxD, формируемый устройством DCE. Истинность бита данных подтверждается отрицательным фронтом сигнала RxC, как показано на рисунке; смена бита данных возможна по положительному фронту сигнала RxC.

1.4.3. Третий – лишний: DTR – DSR или DTR – DCD?

Начнем с определений.

DTR (цепь 108/2) – Data terminal ready – готовность устройства DTE к обмену данными.

DSR (цепь 107) – Data set ready – готовность устройства DCE к обмену данными.

DCD (цепь 109) – Data channel received line signal detector – детектор принимаемого линейного сигнала канала данных. Иными словами, это подтверждение наличия в линии сигнала от удаленного абонента, причем гарантируется, что параметры принимаемого сигнала лежат в заранее оговоренных пределах для его уверенного распознавания. Напомним, что традиционная расшифровка сокращения DCD – Data carrier detect – сигнал обнаружения несущей.

Первоначально сигналы DTR и DSR рассматривались как “парные”, т. е. взаимодополняющие, квитирующие. Это вполне естественно, так как прежде чем начать обмен данными, нужно как минимум иметь сведения о готовности партнера к обмену. Однако сегодня пара DTR – DSR явно “устарела”, и более информативной выглядит пара DTR – DCD. Чтобы понять почему это произошло, обратимся к недавней истории.

В ранних разработках телекоммуникационной аппаратуры широко использовался полудуплексный режим обмена данными с удаленным абонентом. В таком режиме данные передаются попеременно то в одном, то в другом направлении. Ясно, что в полудуплексном режиме при передаче данных в линию сигнал DCD не несет информации, так как принимаемого сигнала нет. Поэтому пара сигналов DTR – DSR, как и положено, подтверждает взаимную готовность устройств к работе, а сигнал DCD обретает смысл лишь в периоды приема данных из линии.

С развитием телекоммуникационной аппаратуры основным режимом обмена стал полностью дуплексный, при котором данные передаются одновременно в обе

стороны. В таком режиме сигнал DCD имеет смысл на протяжении всего времени пребывания на связи “нашего” и удаленного модемов. Поэтому появилась возможность возложить на сигнал DCD дополнительную смысловую нагрузку, которую ранее нес сигнал DSR (последний и стал “лишним”). Другими словами, теперь многие устройства типа DCE спроектированы так, что сигнал DCD “отвечает” не только за обнаружение несущей, но и за общую готовность устройства к работе.

Таким образом, сигнал DSR во многом утратил былое значение, и сейчас в массе производимых отечественных и зарубежных изделий пары взаимодополняющих сигналов DTR – DCD встречаются чаще чем DTR – DSR. При этом цепь передачи сигнала DSR может отсутствовать; на освободившийся вход DSR устройства DTE обычно подается постоянное напряжение +12В, имитирующее готовность устройства DCE к работе.

1.4.4. Трудная судьба сигналов RTS и CTS

Все дело в том, что сейчас эти сигналы в подавляющем большинстве случаев используются не по прямому назначению. Сначала рассмотрим их определения согласно рекомендации V.24(03/93).

Прямое назначение . . .

RTS (цепь 105) – Request to send – запрос на передачу данных;

CTS (цепь 106) – Ready for sending – готовность к передаче данных. Традиционная расшифровка сокращения CTS – Clear to send – дословно, “свободен, прозрачен для передачи”.

Здесь, видимо, вновь не обойтись без исторического экскурса во времена широкого распространения полудуплексного режима обмена данными с удаленным абонентом. В те времена (да иногда и теперь, если следовать упомянутой рекомендации) сигнал RTS, попросту говоря, выражал просьбу, адресованную устройству DCE со стороны устройства DTE, примерно такого содержания: “прошу при первой возможности переключиться из состояния прослушивания линии связи с удаленным абонентом в режим передачи данных в эту линию”. После выполнения этой просьбы в устройство DTE посылался ответный сигнал CTS, подтверждавший факт переключения устройства DCE с приема на передачу данных в линию. Отметим, что к этому моменту удаленный абонент также должен был успеть переключиться с передачи на прием (если он передавал данные в ту же линию), чтобы исключить конфликты. И, наконец, после получения сигнала CTS устройство DTE начинало выдачу данных TxD.

Итак, налицо явный анахронизм. Тем не менее, в модеме M-144 применено простое и эффективное техническое решение для поддержки устройств “старшего поколения”. Точнее, при работе в синхронном режиме предусмотрено формирование сигнала CTS путем повторения входного сигнала RTS без задержки, либо с задержкой 5 или 40 мс. Задержка нужна для сопряжения с некоторыми устройствами, которые в свое время были спроектированы без учета возможной “мгновенной” реакции со стороны модема.

. . . и альтернативное

В асинхронном режиме сигналы RTS и CTS обслуживают оба направления передачи данных, что выходит за рамки рекомендации V.24(03/93) и отражает некий “стандарт де-факто”. Поэтому наименования сигналов не соответствуют (точнее, противоречат) их назначению. Сигнал RTS теперь рассматривается как готовность устройства DTE принять данные RxD от устройства DCE. Аналогично сигнал CTS свидетельствует о готовности устройства DCE принять данные TxD от устройства DTE и способности передать эти данные в линию.

Логика работы такова: передача данных в ту или иную сторону возможна только при условии, что приемник готов эти данные принять. Если обнаружена “неготовность” приемника, то источник данных приостанавливает работу, ждет появления готовности, возобновляет передачу, и т. д. Это – так называемое “аппаратное управление потоком данных” (hardware flow control), в отличие от программного.

1.5. Программное управление потоком данных

Этот метод управления (software flow control) применим только в асинхронном режиме при использовании кода ASCII (или иного символьного кода, построенного на основе ASCII; забегая вперед, отметим, что коды служебных символов Хоп и Хoff не должны совпадать с кодами символов алфавита, цифр и знаков). Сигналы RTS и CTS не используются, на соответствующие входы устройств DCE и DTE подается напряжение +12В, имитирующее готовность устройств к обмену данными.

В устройстве DTE имеется входная буферная память, в которую записывается поток данных, принимаемых по цепи RxD. Аналогично в устройстве DCE содержится буферная память для временного хранения данных, принимаемых по цепи TxD. Задача состоит в том чтобы предотвратить переполнение буферной памяти в каждом устройстве, если темп поступления данных выше темпа их рассасывания.

Рассмотрим сначала ситуацию, при которой устройство DTE (компьютер, см. Рис. 1.4) не справляется с потоком данных RxD, поступающих из линии через устройство DCE (модем). Такое может произойти даже при не очень высокой скорости асинхронного обмена, если, например, компьютер в данный период выполняет более приоритетную задачу, не связанную с текущим обменом.

Когда буфер устройства DTE заполняется до некоторого критического уровня, например до 90% , компьютер переходит к прерывающей программе, которая предписывает выдать в цепь TxD символ Хoff – код $13_{16} = 0001.0011_2$ в ASCII. Получив этот символ, модем приостанавливает выдачу данных RxD. В зависимости от построения программного обеспечения компьютер либо сразу возвращается к прерванной задаче, либо приступает к разгрузке буфера, либо переходит к каким-либо иным действиям. Во всяком случае, должен наступить момент, когда буфер окажется достаточно свободным для получения новых данных. Тогда в цепь TxD будет программно выдан символ Хоп = 11_{16} , модем возобновит выдачу данных RxD и т. д.

В противоположной ситуации, когда модем не справляется с потоком данных TxD, он посылает в компьютер по цепи RxD символ Хoff, приостанавливая поток. После рассасывания данных через линию модем посылает по цепи RxD символ Хоп, передача данных возобновляется, и т. д.

Примечательно, что символы Хоп и Хoff, посылаемые из компьютера в модем, в линию связи с удаленным абонентом не передаются.

1.6. Трехпроводный вариант RS-232

В этом варианте кабель, соединяющий два устройства, содержит всего три провода: один – для объединения цепей сигнальной земли, второй и третий – для передачи сигналов TxD и RxD, см. Рис. 1.4, на котором следовало бы исключить все “лишние” связи, а на освободившиеся входы подать напряжение +12В. (Но все же правильнее было бы использовать две витые пары проводов “земля – сигнал” чтобы уменьшить амплитуду перекрестных помех.)

Поскольку цепи синхронизации отключены, обмен данными возможен только в асинхронном режиме. Как уже отмечалось (см. п. 1.4), при достаточном “интеллекте” устройств можно вводить в поток символов “уникальные” коды, которые расцениваются приемником как команды, так что трехпроводный вариант интерфейса оказывается не столь примитивным, как это может показаться на первый взгляд.

Существует и аппаратная поддержка трехпроводного варианта интерфейса, правда затрагивающая всего лишь один режим, связанный с окончанием сеанса связи между устройствами. Если одно из устройств “желает” прекратить взаимодействие с другим устройством, то оно вместо “нормального” формирует “растянутый” старт-бит длительностью более 300 мс. Устройство-приемник первоначально расценивает эту ситуацию как ошибочную, но по истечении 300 мс принимает к сведению факт логического разрыва соединения и очищает свою буферную память от ошибочных данных, принятых за это время.

1.7. Электрические уровни сигналов RS-232

Возвращаясь к Рис. 1.4 отметим, что, согласно интерфейсу RS-232, электрические уровни сигналов отсчитываются от “сигнальной земли” SG, цепь 102 – signal ground or common return. Управляющие сигналы передаются в прямом коде, т. е. наличию сигнала соответствует типовой уровень напряжения +12В, а его отсутствию – минус 12В. Данные TxD и RxD представлены в обратном коде, т. е. сигналу лог. 1 соответствует напряжение минус 12В, а сигналу лог. 0 – напряжение +12В, см. Рис. 1.5 – Рис. 1.8. Старт- и стоп-биты (см. Рис. 1.5) передаются соответственно положительным и отрицательным уровнями напряжения.

Формирователь сигнала должен выдавать напряжение высокого уровня в пределах +5...+15В или напряжение низкого уровня в пределах минус 5...15В (типовое значение: $\pm 12В$). Приемник расценивает входное напряжение из диапазона +3...+25В как напряжение высокого уровня, и из диапазона минус 3...25В как напряжение низкого уровня.

Если вход не используется, то на него следует подать соответствующее напряжение высокого или низкого уровня. Например входы DSR, DCD, TxS и CTS (см. Рис. 1.4) можно отключить от соответствующих цепей и подать на них напряжение +12В. При этом предполагается, что модем всегда готов к работе, в линии постоянно присутствует полноценный принимаемый сигнал, передача данных TxD в синхронном режиме происходит только с использованием сигнала CLK, управление потоком данных в асинхронном режиме либо программное (Хоп – Хoff), либо аппаратное (hardware flow control), но одностороннее, при котором модем никогда не “возражает” против приема данных TxD, а в синхронном режиме он всегда готов начать или продолжить прием данных TxD и их передачу в линию.

Следует иметь в виду, что если неиспользуемый вход приемника оставить неподключенным, то из-за высокого входного сопротивления приемника и наводок от соседних проводов в кабеле, могут наблюдаться произвольные изменения

состояния этого входа и, как следствие, появятся ложные запросы на обработку прерываний. И еще одно. Так как в интерфейсе не предусмотрена цепь, на которой всегда присутствует положительное напряжение, неиспользуемый вход приемника соединяют с выходом передатчика, на котором это напряжение в “нужный момент” обязательно появится.

1.8. Взаимодействие одноименных устройств (DTE – DTE или DCE – DCE) в асинхронном режиме

На практике часто необходимо соединить между собой два одноименных устройства: DTE – DTE или DCE – DCE. Сначала рассмотрим взаимодействие этих устройств в асинхронном режиме (при котором цепи синхронизации не используются); взаимодействие в синхронном режиме описано в п.2.

1.8.1. Нуль-модемные кабели

На Рис. 1.10 показаны некоторые варианты соединения устройств типа DTE.

Предположим, что все показанные на рисунке устройства – компьютеры, и каждый из них “уверен”, что его партнер – модем (именно для такой пары и был в свое время разработан интерфейс RS-232). Но модема в действительности нет, поэтому в данной ситуации соединительные кабели между устройствами называют “нуль-модемными”.

Показаны не все возможные варианты кабелей. К сожалению, если в документации на устройство нет четко сформулированных условий формирования и проверки управляющих интерфейсных сигналов (а так чаще всего и бывает), то “творческий процесс” неизбежен – придется применять разные варианты кабелей.

Цифрами обозначены номера контактов соединителя DB-25 (вилка), штриховой линией обозначен провод, соединяющий цепи GND защитной земли (этих цепей может и не быть); цепи сигнальной земли SG в общем случае изолированы от цепей GND. Во всех вариантах выход TxD соединен с входом RxD устройства – партнера.

Вариант а отличается от варианта б способом формирования входного сигнала DCD: в первом случае он повторяет сигнал DTR, во втором – сигнал RTS устройства – партнера. Вариант а, пожалуй, наиболее логичен. Действительно, здесь видим две (и даже три!) “классические” пары взаимодополняющих сигналов управления: RTS – CTS, DTR – DSR и DTR – DCD. Этот вариант кабеля наиболее популярен, и его имеет смысл использовать в тех случаях, когда нет достаточной информации об особенностях реализации интерфейса соединяемых устройств.

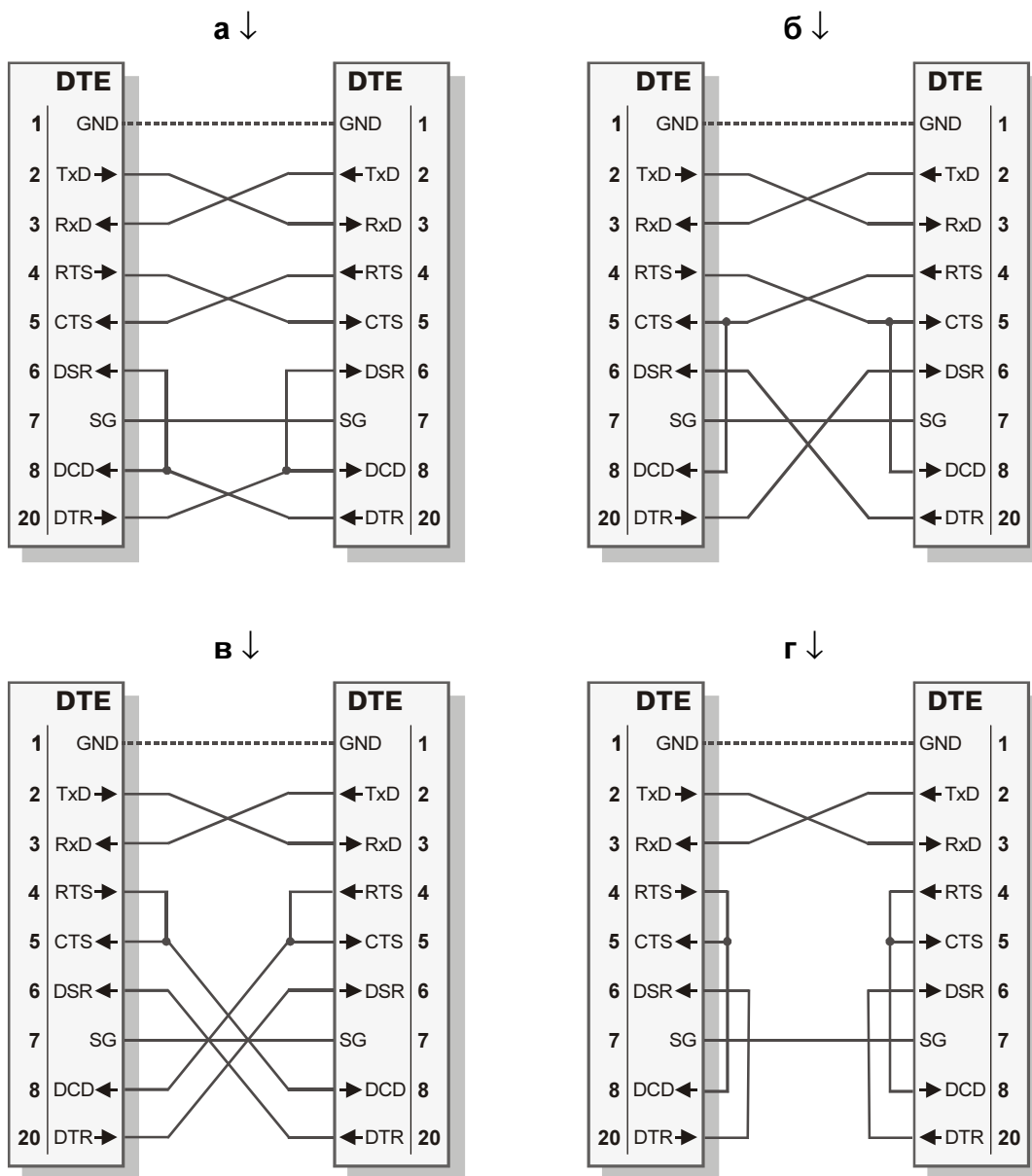


Рис. 1.10. Некоторые варианты соединения устройств типа DTE

В варианте *б* входы CTS и DCD объединены. Это означает, что пассивное состояние сигнала на объединенных входах (напряжение -12В) воспринимается не только как неготовность приемника устройства – партнера, но и как его общая неготовность к работе. Поэтому помимо “классического” аппаратного управления потоком данных по цепям RTS – CTS (как в варианте *а*), здесь наблюдается некий “побочный эффект”. Он заключается в том, что приостановка потока в одном из направлений (снятием сигнала RTS) влечет за собой прекращение приема данных, передаваемых в противоположном направлении, так как при отсутствии сигнала DCD принимать данные нет смысла. Хорошо это или плохо – решает тот, кто точно знает цель построения конкретной системы из двух устройств типа DTE.

Вариант в отличается от варианта б невозможностью работы в режиме аппаратного управления потоком данных, так как между устройствами нет связей по цепям RTS – CTS. Сходство этих вариантов – в полной блокировке обмена данными между устройствами при отсутствии сигнала RTS хотя бы в одном из них.

Вариант г предполагает постоянную готовность устройства – партнера к работе, так как входные управляющие сигналы имитируются, а не отражают истинное положение вещей.

1.8.2. Пример сопряжения двух устройств типа DCE

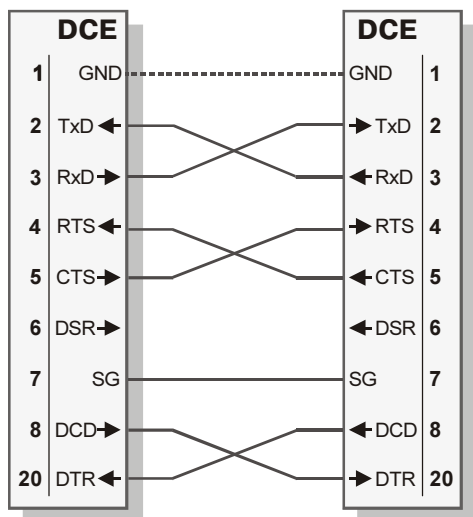


Рис. 1.11. Схема сопряжения двух устройств типа DCE

Схемы сопряжения устройств типа DCE по смыслу близки рассмотренным ранее. Все они содержат общие цепи сигнальной и (не всегда) защитной земли (SG и GND), а также две перекрестные связи RxD – TxD, см. Рис. 1.11. В данном примере задействованы пары цепей CTS – RTS и DCD – DTR. Здесь также можно предложить ряд вариантов соединения. Например вместо выхода DCD можно использовать выход DSR, выходы CTS можно соединить перемычками с входами RTS “своих” же устройств и т. п.

Интересно отметить, что соединительные кабели между устройствами DCE часто также называют “нуль-модемными”, хотя их по аналогии правильнее было бы назвать “нуль-компьютерными”.

2. Примеры схем взаимодействия устройств типа DTE и DCE в синхронном режиме

2.1. Вводные замечания	21
2.2. Системы с внутренней синхронизацией	22
2.3. Системы с внешней синхронизацией.....	23
2.4. Используем модем как устройство типа DTE !	25
2.5. Система с двумя последовательно включенными каналами связи	25

2.1. Вводные замечания

В синхронном режиме, так же как и в асинхронном, возможно взаимодействие устройств DTE и DCE в любых сочетаниях.

Напомним, что пара устройств DTE – DCE обычно объединяется “прямыми” связями между одноименными контактами соединителей (см. Рис. 1.4). Отметим также, что “тройка” сигналов синхронизирующей группы (CLK, TxС, RxС) не используются одновременно: возможны лишь сочетания CLK – RxС или TxС – RxС (см. п. 1.4.2.2). При объединении одноименных пар устройств (DTE – DTE и DCE – DCE) помимо использования цепей, рассмотренных ранее (см. Рис. 1.10, Рис. 1.11), необходимо также должным образом соединить контакты, отвечающие за синхронизацию.

Можно предложить десятки вариантов схем сопряжения одноименных и разноименных устройств (DTE и DCE). Эти схемы различаются числом и местоположением источников синхросигналов, выбором сочетания цепей CLK – RxС или TxС – RxС, структурными особенностями устройств, схемами кабелей, и т. д.

Чтобы не запутаться в этих вариантах и не тратить силы на изучение полужэкзотических решений, рассмотрим лишь некоторые “показательные” схемы сопряжения. Для этого обратимся к наиболее распространенным примерам построения синхронных каналов связи между удаленными устройствами, Рис. 2.1 – Рис. 2.4.

В этих схемах данные передаются между оконечными устройствами через устройства типа DCE 1 и 2 (в наших примерах – через модемы) по каналу связи. Простейший канал связи – это одна или две витые пары медных проводов. В более общем случае канал связи может содержать последовательно включенные ретрансляторы, мультиплексоры и иные устройства. Но в наших примерах существенно только то, что канал связи представляет собой всего лишь некоторую среду передачи данных, “смешанных” с синхросигналами. При этом передача ведется одновременно в обоих направлениях. Для упрощения рисунков показаны только траектории распространения синхросигналов.

Канал связи с подключенными к его началу и концу устройствами типа DCE удобно рассматривать как элементарную функционально-законченную транспортную систему передачи данных. Эта система может синхронизироваться от собственных или внешних опорных генераторов; тогда ее обычно называют соответственно системой с внутренней или внешней синхронизацией.

2.2. Системы с внутренней синхронизацией

В схеме, приведенной на Рис. 2.1, каждое направление передачи данных обслуживается соответствующим генератором G1 и G2 синхросигналов высокой точности и стабильности*. Номинальные частоты сигналов этих генераторов одинаковы, но фактически они, конечно, несколько различны (абсолютного совпадения быть не может). Рассмотрим процесс передачи данных из устройства DTE 1 в устройство DTE 2.

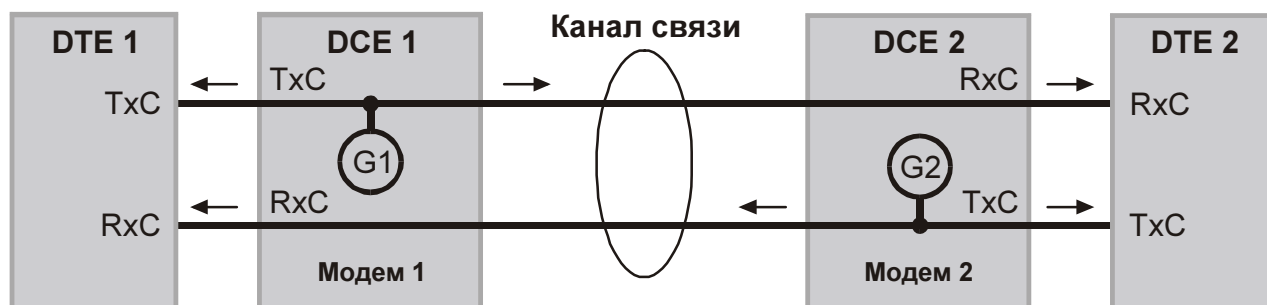


Рис. 2.1. Пример системы с внутренней синхронизацией, первый вариант. Показаны пути распространения синхросигналов

Под действием сигнала TxС от генератора G1 устройство DTE 1 выдает данные TxD (на рисунке не отображены) в соответствии с временной диаграммой, приведенной на Рис. 1.7. Эти данные поступают в модем 1, временно в нем запоминаются и затем под действием синхросигнала от того же генератора (G1) кодируются и передаются в канал связи. Таким образом, в канал поступает “смесь” данных с синхросигналом.

Модем 2 выделяет из полученной по каналу “смеси” синхросигнал и данные. Синхросигнал “очищается” от помех (подробнее – см. гл. 3), данные временно запоминаются. Далее под управлением восстановленного синхросигнала, именуемого теперь RxС, данные RxD (на рисунке не показаны) передаются из модема 2 в устройство DTE 2 в соответствии с временной диаграммой, приведенной на Рис. 1.9. Схема симметрична, поэтому процесс передачи данных в обратном направлении аналогичен описанному.

Схема, приведенная на Рис. 2.2, отличается от предыдущей тем, что вместо синхросигнала от генератора G2 используется синхросигнал, выделенный из канала. В данном случае все процессы протекают под управлением генератора G1 “ведущего” (Master) модема 1. “Ведомый” (Slave) модем 2, по существу, помимо прочего, выполняет функцию ретранслятора синхросигнала от генератора G1.

Передача данных из устройства DTE 1 в устройство DTE 2 аналогична описанной ранее. При передаче данных в обратном направлении они временно запоминаются в модеме 2 и затем выдаются в канал – но теперь эти процессы синхронизируются выделенным из канала сигналом.

* Термин *точность* определяет степень соответствия между номинальной (“заявленной”) частотой генератора и усредненной по времени фактической (измеренной) частотой. Например, генератор с номинальной частотой 10 МГц может иметь фактическую частоту, усредненную за 100 часов, отличающуюся от номинальной на 0,4 Гц. Термин *стабильность* определяет степень соответствия между фактической усредненной по времени и “мгновенной” измеренной частотой. Эти частоты, например, могут различаться на 0,7 Гц. Таким образом, генератор может быть: (а) точным и стабильным, (б) точным, но нестабильным, (в) неточным, но стабильным, и, наконец, (г) неточным и нестабильным. Для оценки генераторов приняты стандартные уровни качества, см. п. 3.5.

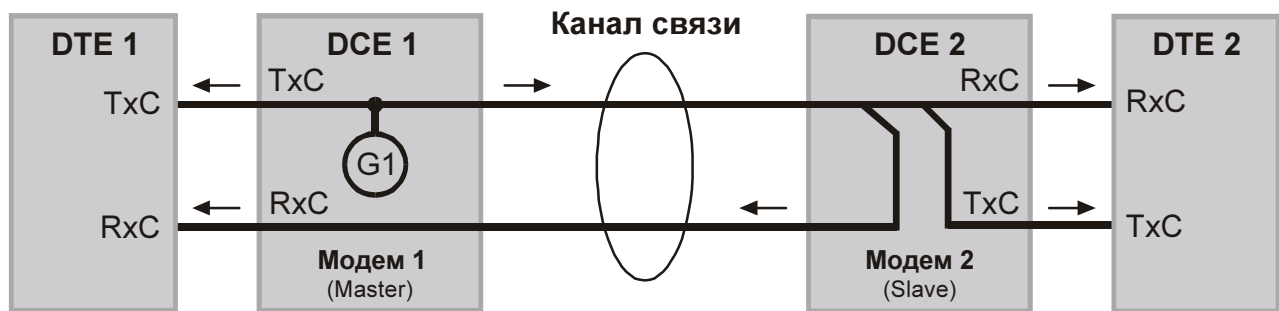


Рис. 2.2. Пример системы с внутренней синхронизацией, второй вариант

Отметим, что сигналы TxС и RxС на входах устройства DTE 1 имеют одинаковую частоту, но взаимно сдвинуты по фазе на некоторый заранее не известный угол. Поэтому передаваемые и принимаемые данные принадлежат взаимно сдвинутым по фазе “синхросеткам”, по которым определяются границы и центры битовых интервалов. Этот сдвиг вызван существенным различием задержек распространения сигнала от одного и того же генератора (G1) до входов устройства DTE 1 по “короткому” и “длинному” путям. (Кроме того, качество сигнала после его прохождения по “длинной” петле может в той или иной степени снизиться; но об этом – отдельный разговор, см. гл. 3, п. 3.6.)

Для нормальной работы некоторых устройств (мультиплексоров и т. п.) только что упоминавшийся фазовый сдвиг между синхросетками передаваемых и принимаемых данных недопустим. Решение задачи выравнивания фаз будет показано на примере схемы, приведенной на Рис. 2.4.

2.3. Системы с внешней синхронизацией

В схеме на Рис. 2.3, в отличие от предыдущей, опорный генератор размещен в оконечном устройстве типа DCE. Под действием синхросигнала с этого генератора данные передаются из устройства DCE 1 в модем 1, временно запоминаются в нем и затем в “смеси” с синхросигналом поступают в канал связи. Модем 2 и оконечное устройство типа DTE работают в тех же режимах, что и в предыдущей схеме. Обратная передача данных из модема 1 в устройство DCE 1 сопровождается выделенным из канала сигналом RxС, который при поступлении в это устройство “трактруется” как сигнал CLK.

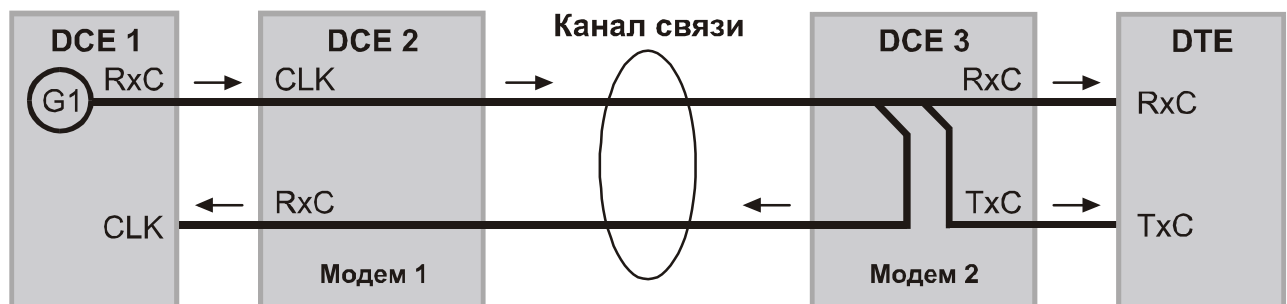


Рис. 2.3. Пример системы с внешней синхронизацией, первый вариант

Схема, приведенная на Рис. 2.4, отличается от предыдущей двумя существенными признаками.

Во-первых, генератор G1 формирует синхронные и синфазные сигналы RxС и TxС. Они, как и положено, соответственно сопровождают “свои” выходные данные и запрашивают “чужие”, поступающие на вход устройства DCE 1. Таким образом, модем 1 при взаимодействии с устройством DCE 1 должен выдавать и принимать данные в соответствии с одной и той же синхросеткой.

Во-вторых, модем 1 (типа М-64 ф. Зелакс) дополнительно выполняет функцию привязки принимаемых из канала данных к исходному синхросигналу от генератора G1. Это осуществляется следующим образом. Модем 1, как и в предыдущих примерах, выделяет из канального сигнала синхроимпульсы и данные. Под действием этих синхроимпульсов принятые из канала данные временно запоминаются в “эластичной” памяти (на рисунке не показана; подробности – в гл. 3). В отличие от описанного ранее “сквозного” прохождения синхросигнала через модем 1, дальнейшее распространение выделенных из канала синхроимпульсов прекращается, что условно отражено на схеме “крестиком”.

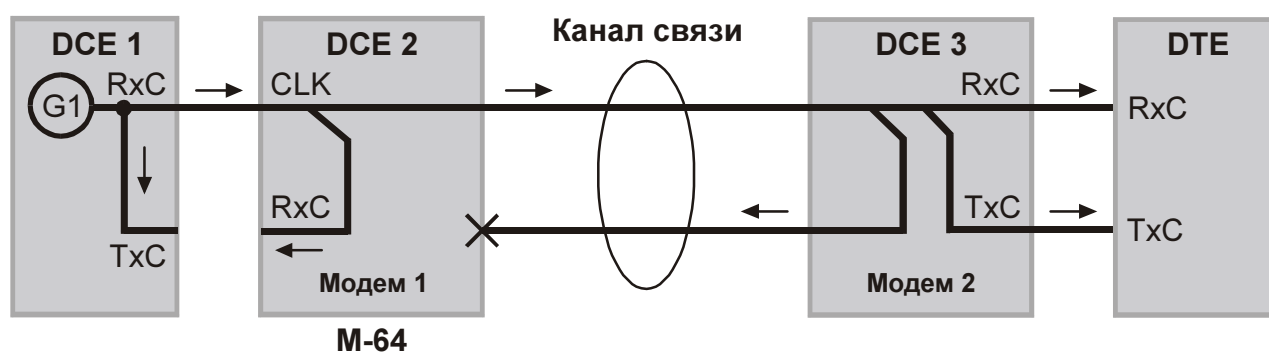


Рис. 2.4. . Пример системы с внешней синхронизацией, второй вариант

Данные считываются из эластичной памяти под управлением сигналов от генератора G1, поступающих по цепи G1 – RxС – CLK. Эти данные сопровождаются “своим” сигналом RxС, который, однако, в данной схеме не используется.

В результате имеем следующую “картину”. Устройство DCE 1 сопровождает свои выходные данные сигналом RxС. Модем 1 принимает этот сигнал на вход CLK и под его управлением временно запоминает входные данные и пересылает их в канал. В то же время устройство DCE 1 запрашивает данные от модема 1 сигналом TxС, совпадающим с RxС. Оно “уверено” в привязке поступающих от модема 1 данных к сигналу TxС. И эта “уверенность” оправдывается благодаря правильному выбору режима синхронизации эластичной памяти.

2.4. Используем модем как устройство типа DTE !

Пара модемов Зелакс М-144 может работать с каналом связи в различных режимах. При этом, в частности, один из модемов может рассматриваться как устройство типа DTE. Здесь мы ознакомимся только с одним из таких режимов (Рис. 2.5).

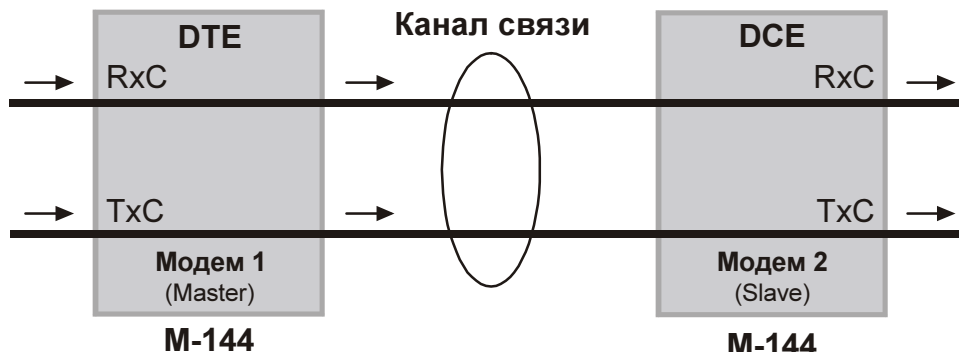


Рис. 2.5. Один из семи вариантов подключения модемов М-144 к каналу связи.

Как следует из схемы, модемы 1 и 2 выполняют соответственно функции устройств типа DTE и DCE. При этом обеспечивается параллельное и “сквозное” прохождение сигналов синхронизации “слева – направо” от двух внешних источников синхронизации, в общем случае независимых. Неизбежно возникает вопрос: а может ли синхросигнал TxС распространяться в канале навстречу “своим же” данным (т. е. как бы “против течения”)? – Да, может, но описание подробностей такого распространения выходит за рамки настоящей главы. Примем пока этот факт “на веру”.

2.5. Система с двумя последовательно включенными каналами связи

В схеме, приведенной на Рис. 2.6, применены два рассмотренных ранее решения, см. Рис. 2.1 и Рис. 2.5. Последнее использовано в качестве “удлинителя” для передачи сигналов RxС и TxС к удаленному оконечному устройству DTE 3. Пару модемов 2 и 3, расположенных недалеко друг от друга, можно рассматривать как ретранслятор.

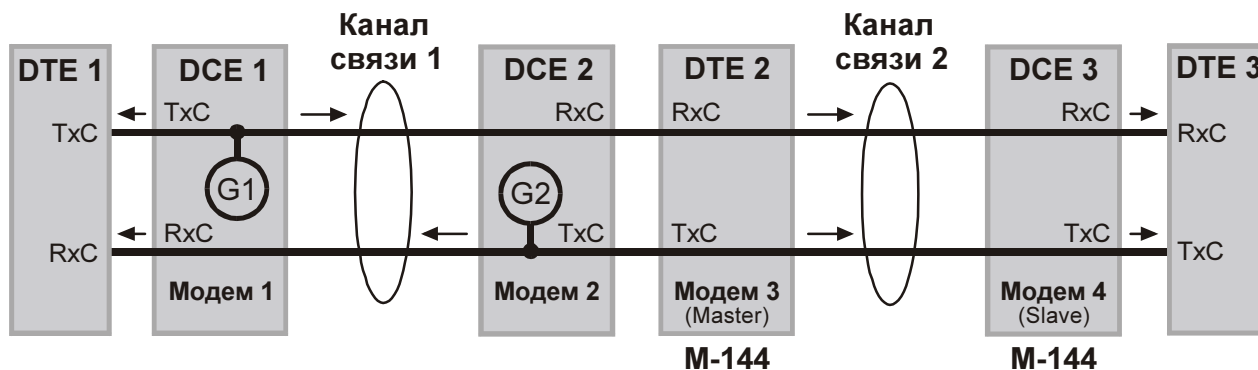


Рис. 2.6. Система с двумя последовательно включенными каналами связи

При проектировании систем с внутренней и внешней синхронизацией необходимо следить за тем, чтобы в них не было замкнутых контуров распространения синхросигнала, не связанных с опорным генератором. Из приведенных схем следует, что в них таких контуров нет. Но в более сложных системах, состоящих из десятков или сотен синхронных устройств, предотвратить возникновение таких контуров бывает не просто (см. гл. 3).

А теперь, следуя принципу “от простого – к сложному”, рассмотрим вопросы синхронизации с более общих позиций.

...продолжение следует

3. Синхронизация передачи данных между удаленными устройствами

Сии вещи просто обязаны войти в круг наших понятий:

3.1. Что такое синхронизация?.....	27
3.2. Ключевая проблема синхронизации и ее универсальное решение.....	28
3.3. К чему приводят проскальзывания.....	30
3.4. Источники “обновляемой” синхронизации.....	30
3.5. Генераторы сигналов высокой точности и стабильности.....	31
3.6. Коалиция врагов синхронизации.....	32
3.7. Адаптивный фильтр для подавления джиттера – вандера.....	33
3.8. Синхронизация дуплексных каналов.....	34
3.9. Откуда берутся паразитные циклы распространения синхросигналов?.....	36
3.10. Автоматическое решение головоломок синхронизации.....	38
3.11. Синхронизация кольцевых структур.....	41

3.1. Что такое синхронизация?

В схеме, приведенной на Рис. 3.1, некоторый источник данных пересылает их в удаленный приемник через множество узлов “транспортной сети”.



Рис. 3.1. Схема синхронной передачи данных через транспортную сеть; Sc и Rc – непрерывные последовательности синхроимпульсов, передаваемых в сеть и принимаемых из сети в качестве сигналов подтверждения истинности битов данных

Источник данных, например первый мобильный телефон, передает в сеть кодированный сигнал, в котором данные (“оцифрованная” речь) “смешаны” с синхроимпульсами Sc . Второй телефон выделяет из принятого сигнала данные и синхроимпульсы Rc и восстанавливает речевой сигнал. Те же процессы протекают и при передаче данных в обратном направлении, что, однако, не отражено на рисунке для его упрощения.

Как обычно, синхронизация состоит в обеспечении слаженной, согласованной во времени, работы источника и приемника данных. Трудности возникают в связи с большой физической протяженностью системы – расстояние между источником и

приемником данных может составлять десятки тысяч километров, а траектория распространения пакета данных через сеть заранее неизвестна и может проходить сквозь сотни узлов. Кроме того, физическая среда транспортной сети неоднородна, соответственно неодинаковы и скорости передачи потоков, в которые “впадает” наш слабый поток данных. Сложностей, как видим, более чем достаточно.

Однако, не вдаваясь пока в подробности и исходя только из “общих соображений”, можно заключить, что для правильной передачи потока битов от источника к приемнику необходимо равенство частот синхросигналов S_c и R_c . Действительно, если частоты не равны, то скорости поступления и считывания данных из сети будут различаться. Если скорость поступления данных в сеть больше скорости их рассасывания приемником, то некая буферная память, имеющаяся в сети, может переполниться, что приведет к потере данных. Если скорость рассасывания данных из буферной памяти превышает скорость их поступления, то может наступить момент полного “опустошения” памяти. В результате приемник получит недостоверные данные.

Забегая вперед, отметим, что обе скорости могут быть одинаковыми только при использовании генераторов высшего уровня точности (STRATUM 1), если они синхронизируются от спутниковой глобальной системы позиционирования GPS. Но даже если это так, то как быть с сетью? Ведь нельзя же в каждом ее узле устанавливать генераторы такого уровня сложности!

3.2. Ключевая проблема синхронизации и ее универсальное решение

Несмотря на завораживающую сложность системы, показанной на Рис. 3.1, при ближайшем рассмотрении можно заметить, что в ней действуют некоторые универсальные “непреложные законы”, (причем многие “стары как мир”), облегчающие понимание ее функционирования.

Один из них относится к ключевой проблеме синхронизации: “Как сохранить согласованную работу передатчика и приемника данных при невозможности непосредственной передачи синхросигналов между ними?” Ответ таков: “Существует универсальное решение на основе цепи ретрансляторов, каждый из которых временно буферизует данные и обновляет синхросигнал”. Сказанное поясняется схемой на Рис. 3.2.

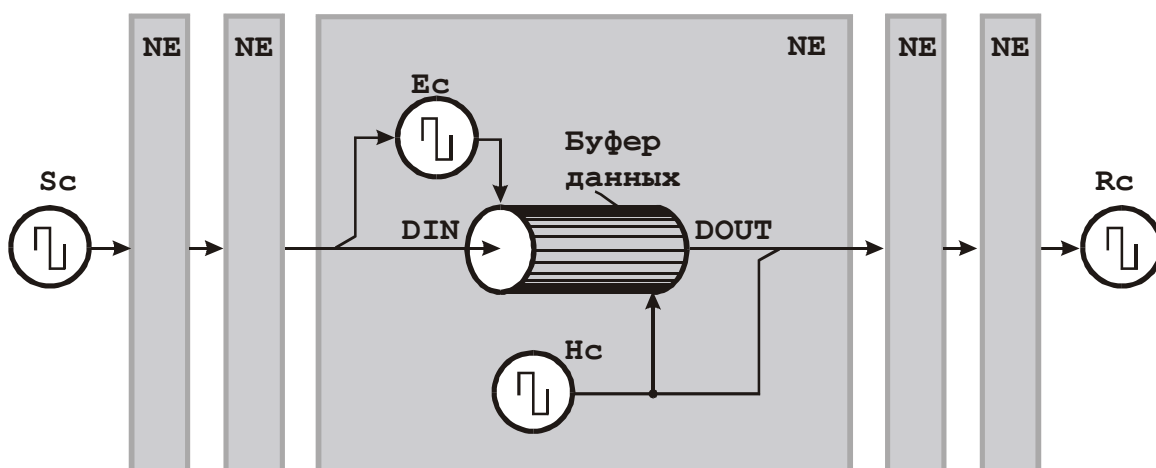


Рис. 3.2. Упрощенная схема трассы передачи данных и синхросигналов через транспортную сеть (см. Рис. 3.1)

Трасса передачи данных проходит через последовательность удаленных друг от друга устройств NE (Network Equipment – оборудование сети). В каждом устройстве NE имеется блок “эластичной памяти”, выполняющий роль сглаживающего буфера данных.

Из входного сигнала выделяются синхроимпульсы E_c и данные DIN. Выделение синхроимпульсов E_c осуществляется с помощью местного генератора с автоподстройкой частоты (на рисунке не показан). Данные DIN под управлением синхроимпульсов E_c заносятся в буферную память. Она имеет структуру “трубопровода” и работает по принципу “первый вошедший первым выходит” (First Input – First Output, сокр. FIFO). С памятью могут бесконфликтно работать местный источник и приемник данных. (Конфликты, которые могли бы возникнуть при одновременных обращениях к памяти по записи и чтению, устраняются аппаратно.)

Считывание данных DOUT из буфера происходит под управлением сигнала H_c (той же номинальной частоты); он, как предполагаем, более близок к “идеальному”, чем сигнал E_c . Дело в том, что прототип сигнала E_c , возможно, недостаточно стабилен, так как претерпевает воздействие шумов в линии связи и иных факторов. (О вариантах происхождения сигнала H_c – чуть позже.)

Считанные данные DOUT “смешиваются” с синхросигналами H_c в соответствии с принятым методом кодирования и поступают в линию для передачи в соседнее устройство NE, где описанные процессы повторяются, и т. д.

Как отмечалось, частота синхронизации на разных участках сети может быть различной. Однако описанный принцип замены “второсортных” синхросигналов “высококачественными” остается применимым для каждого участка.

На начальном этапе передачи данных их считывание из буферной памяти имеет смысл начинать только после того как память заполнится примерно на 50%, иначе будет велик риск ее полного опустошения (например из-за временного незначительного снижения частоты сигнала E_c в тот период, когда уровень заполнения буферной памяти очень мал). Ошибки, связанные с переполнением или опустошением буферной памяти, называют “проскальзываниями”.

Итак, в установившемся режиме цепочка из устройств NE работает как единое целое, напоминающее спортивную эстафету. Качество синхросигналов ухудшается на дистанциях между устройствами, в основном, из-за помех в линиях связи, но в достаточной мере восстанавливается каждым последующим устройством. Если все сделано правильно, то можно ожидать, что при передаче

пакета данных в каждом устройстве NE уровень заполнения буферной памяти колеблется около отметки “50%”, проскальзываний не возникает или, по крайней мере, они происходят достаточно редко.

3.3. К чему приводят проскальзывания

Таблица 3.1 отражает последствия проскальзывания синхронизации в разных ситуациях.

Таблица 3.1

Тип данных или технология их передачи	Проявление проскальзывания синхронизации
Звуковые данные (музыка, речь)	Щелчки при прослушивании музыки, речи
Передача факс-сообщений	Неправильный текст
Передача сообщений по электронной почте	Неправильный текст или необходимость повторной передачи
Видео-информация	Искажение изображения (например “замораживание” или потеря картинки)
Технология SONET/SDH	Потеря данных
Технология ATM	Неправильные данные
Технология DSL	Потеря пакетов

3.4. Источники “обновляемой” синхронизации

В схеме на Рис. 3.2 использовался источник N_s синхроимпульсов высокой точности и стабильности. Где взять такой источник?

Есть два варианта: (1) установить местный генератор или (2) “извлечь” синхроимпульсы из сигнала, принимаемого по одному из имеющихся каналов, выбрав канал с наилучшим качеством, Рис. 3.3. (При этом не исключено, что синхросигнал именно “нашего” канала – самый стабильный и точный.)

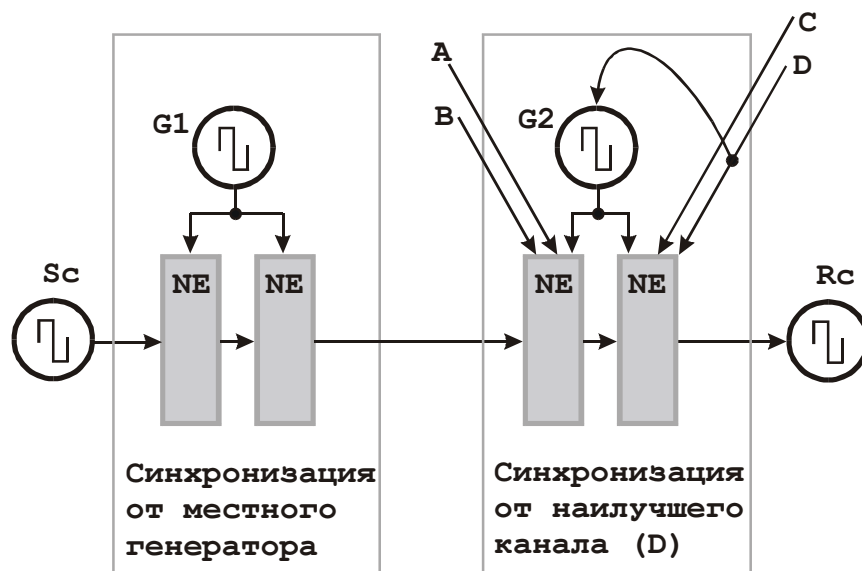


Рис. 3.3. Схема восстановления синхронизации с использованием разных вариантов ее “обновления”

В данном примере на пути передачи исходного синхросигнала Sc (“смешанного” с данными) имеются четыре устройства NE (Network Equipment – оборудование сети). Первое и второе размещены в первом здании и синхронизируются от местного генератора G1 среднего уровня точности и стабильности (STRATUM 2, см. п. 3.5). Третье и четвертое устройства NE размещены во втором здании, удаленном от первого. Эти устройства работают не только с “нашим”, но и с другими каналами (A, B, C, D). В канале D присутствует сигнал наивысшего уровня точности и стабильности (STRATUM 1). Он выбирается в качестве синхросигнала Hc (см. Рис. 3.2) с помощью генератора G2 с автоподстройкой частоты.

Оба варианта не лишены недостатков. Первый может оказаться дорогим или громоздким, так как предполагает использование генератора высокой (по современным меркам) точности и стабильности. Второй вариант подразумевает хорошее очищение восстановленного сигнала от паразитной частотной модуляции, проявляющейся в виде так называемых *джиттера* (jitter – дрожание) и *вандера* (wander – странствие). Здесь видится такая проблема: как очистить принятый из линии синхросигнал от паразитной частотной модуляции, не имея опорного сигнала?

Но сначала о первом варианте.

3.5. Генераторы сигналов высокой точности и стабильности

При построении сетей передачи данных используются генераторы трех уровней: Stratum 1, Stratum 2, Stratum 2E, Stratum 3, Stratum 3E (Stratum – слой).

Уровень Stratum 1 – самый высокий. Гарантированная точность – не ниже $\pm 1 \cdot 10^{-11}$. Этот уровень уже надежно преодолен. Так, источник синхронизации STSC2010 на основе водородного мазера обеспечивает максимальную стабильность частоты, достижимую современной технологией – порядка 10^{-14} , см. каталог ф. Datum (США) на сайте <http://www.datum.com>. Эта же фирма выпускает цезиевый источник синхросигналов FTS4065B с кратковременной

стабильностью 10^{-12} и долговременной стабильностью 10^{-14} .

Уровень Stratum 2 – более низкий, он гарантирует точность не ниже $\pm 1,6 \cdot 10^{-8}$. Генератор FTS1130 этого уровня выполнен на основе сверхстабильного кварцевого резонатора и обеспечивает стабильность уровня $5 \cdot 10^{-11}$ в течение дня. Генераторы второго и третьего уровней выполняются также на основе рубидиевых источников синхросигналов.

Уровни Stratum 3 и Stratum 3E гарантируют точность не ниже $\pm 4,6 \cdot 10^{-6}$.

В ряде решений применяется приемник спутниковых сигналов глобальной системы позиционирования GPS, что помогает сформировать сигнал уровня Stratum 1 и предоставляет возможность отслеживать абсолютное время. Подробности – на сайте ф. Datum.

Применение “своего” генератора позволяет владельцу аппаратуры проводить более независимую техническую политику и избавляет от необходимости отслеживания нововведений в соседних узлах сети. Например в результате несогласованных действий сосед по сети может продать свой генератор уровня Stratum 1 в расчете на использование “нашего” сигнала, а этот сигнал, в свою очередь, всегда косвенно формировался от “соседского” генератора (который теперь неизвестно где).

Такую ошибку бывает нелегко обнаружить, так как после потери опорного источника синхросигналов генераторы с автоподстройкой частоты продолжают функционировать (с пониженной точностью и стабильностью), обеспечивая более или менее правильную передачу данных. К таким головоломкам мы еще вернемся.

3.6. Коалиция врагов синхронизации

В нее входят упоминавшиеся джиттер и вандер, причем последний – “враг номер один”, так как он неуклонно стремится вызвать проскальзывание, в то время как джиттер легче гасится эластичной памятью. Тот и другой имеют одинаковую сущность, которая состоит в паразитной частотной модуляции синхросигнала сигналами относительно высокой (джиттер) или (и) низкой (вандер) частоты. (Своего рода иллюстрацией вандера может служить звучание аккордеона, особенно если играть медленно и негромко.) Частотная граница между джиттером и вандером обычно принимается равной 10 Гц, хотя и не всегда. Характер искажений поясняется Рис. 3.4.

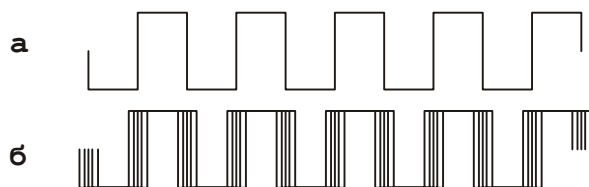


Рис. 3.4. Проявления джиттера и вандера: а – временная диаграмма, отражающая сигнал без помех; б – временная диаграмма синхросигналов при воздействии джиттера или (и) вандера

Происхождение таких искажений может быть вызвано многими факторами. Некоторые из них: перекрестные помехи в линии; пульсации напряжения питания источника и приемника сигналов; “неблагоприятные” кодовые комбинации при формировании выходного сигнала линейным передатчиком; механическая вибрация (при которой некоторые радиоэлектронные элементы могут работать как преобразователи механической энергии в электрическую); дневные – ночные

перепады температуры (сверхнизкочастотный вандер).

3.7. Адаптивный фильтр для подавления джиттера – вандера

Напомним, в чем заключается проблема. При передаче данных по цепи из узлов сети необходимо периодически восстанавливать синхронизацию, т. е. отбрасывать “устаревший” синхросигнал и заменять его “свежим”. Где его взять? – Можно установить генератор, но можно воспользоваться сигналом, выделенным из какого-либо имеющегося канала, если качество этого сигнала достаточно высокое. Например, один из каналов может нести синхросигнал уровня Stratum 1, и тогда дешевле его “подчистить”, чем покупать свой генератор этого уровня. Но как это сделать, не имея ничего лучшего, чем сам “засоренный” сигнал? Или, другими словами, способен ли он к самоочищению?

Схема, показанная на Рис. 3.5, позволяет уменьшить уровень искажений, вносимых джиттером и вандером, без использования опорного сигнала.

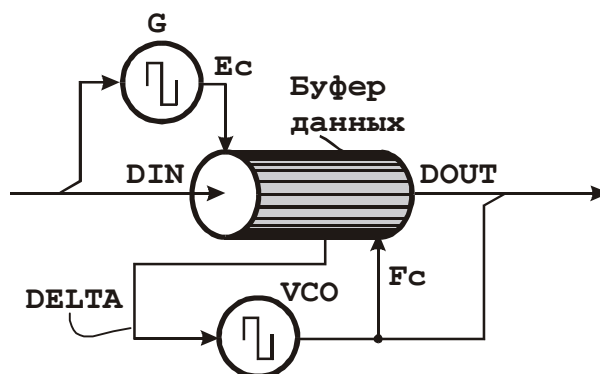


Рис. 3.5. Схема фильтра для подавления паразитной частотной модуляции синхросигнала

Схема напоминает рассмотренную ранее, см Рис. 3.2. В ней используется та же эластичная память с дополнительно введенным индикатором уровня заполнения. Этот индикатор формирует постоянное напряжение DELTA, которое по знаку и величине пропорционально отклонению уровня заполнения буфера от отметки “50%”.

Генератор VCO, управляемый напряжением, способен под действием сигнала DELTA изменять частоту в небольших пределах. При DELTA = 0 частота выходного сигнала Fc близка номинальной. При DELTA > 0 частота повышается, при DELTA < 0 – снижается.

Предположим, что в исходном состоянии буферная память заполнена на 50%, генератор G с автоподстройкой частоты выделяет из входного сигнала синхросигнал Ec, сепаратор данных (на рисунке не показан) восстанавливает данные DIN и передает их на вход памяти. Считывание данных из памяти происходит под управлением сигнала Fc.

При наличии джиттера в сигнале Ec уровень заполнения памяти совершает относительно быстрые колебания, что отражается в виде соответствующих колебаний напряжения на управляющем входе генератора VCO. Благодаря достаточной инерционности генератора и слабой крутизне его характеристики напряжение – частота, сигнал Fc на его выходе “дрожит” в меньшей степени, чем

сигнал E_s , причем высокочастотные компоненты джиттера подавляются лучше, чем низкочастотные.

При наличии вандера в сигнале E_s колебания уровня заполнения памяти имеют низкую частоту, поэтому инерционность генератора VCO уже не может служить средством его подавления. Из-за большого периода колебаний возрастает опасность переполнения или опустошения памяти. (Слишком сильно увеличивать объем памяти нельзя, так как при этом неоправданно увеличивается задержка передачи данных.) В данном случае генератор VCO до некоторой степени предохраняет память от переполнений и опустошений путем соответствующего слабого повышения или снижения частоты выходного сигнала F_s . Иными словами, часть вандера, к сожалению, проходит через такой фильтр.

Для улучшения характеристик фильтра используют нелинейный индикатор уровня заполнения памяти, предполагающий наличие некоторой “мертвой зоны” вблизи отметки “50%”. До тех пор пока уровень заполнения памяти лежит в пределах этой зоны, генератор VCO не изменяет частоту выходного сигнала. Можно построить многозвенные фильтры с линейными и нелинейными индикаторами и обратными связями разных уровней.

Конечно, есть много иных решений. Например, фильтр, описанный в пат. США № 5.923.669, позволяет уменьшить вандер в 5 – 10 раз[♥].

3.8. Синхронизация дуплексных каналов

В схеме на Рис. 3.6, а начальный и конечный узлы участка транспортной сети синхронизируются от генераторов G наивысшего уровня точности и стабильности (STRATUM 1). Данные, “смешанные” с синхросигналами, передаются между устройствами NE (например мультиплексорами) одновременно в обе стороны, т. е. в дуплексном режиме.

Среда передачи данных между соседними устройствами NE – одна или две витые пары проводов, оптоволоконная линия, и т. п. Скорости передачи данных в обоих направлениях (обозначенных стрелками) одинаковы. Приведенная на Рис. 3.6, а схема достаточно распространена; она, например, может являться фрагментом замкнутого кольца из устройств NE в сети SONET/SDH.

Каждое промежуточное устройство NE (Рис. 3.6, б) принимает линейные сигналы с обоих направлений, выделяет из них данные и синхроимпульсы. Для

[♥] Здесь и далее, ссылаясь на патентную информацию, мы предполагаем, что Вы воспользуетесь широкими поисковыми возможностями сервера с адресом <http://www.delphion.com>. Вы сможете беспрепятственно (и бесплатно) распечатать любое полное описание патента, правда при этом каждую считанную страницу формата А4 придется рассматривать как отдельный файл.

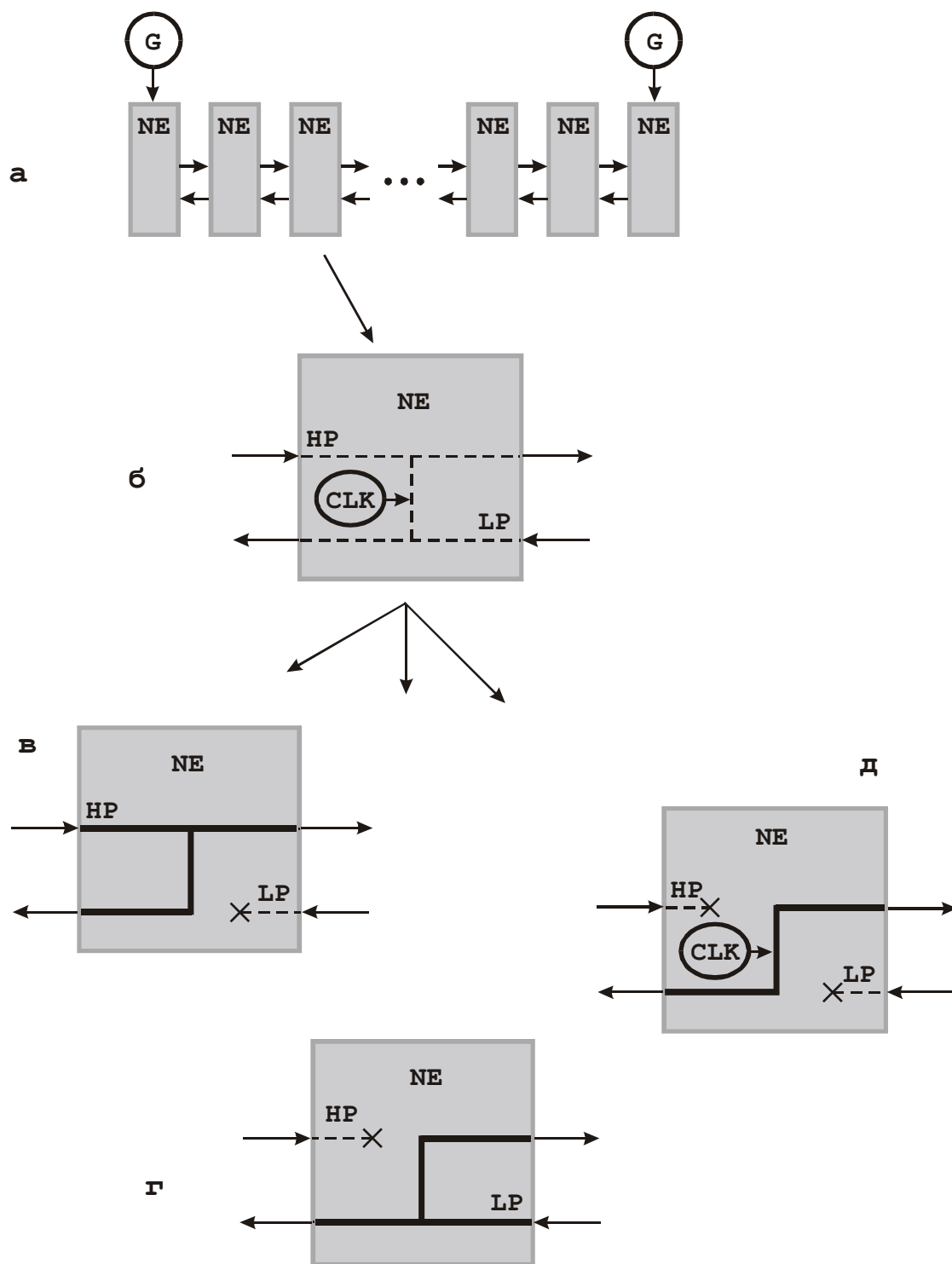


Рис. 3.6. Схема синхронизации участка транспортной сети при дуплексной передаче данных: а – общая структура цепи из устройств NE; б – структура одного из устройств NE; в, г, д – варианты настройки устройства NE

восстановления правильной синхронизации и фильтрации джиттера и вандера, как было показано ранее, используются блоки эластичной памяти. Здесь и далее эти блоки не показаны для упрощения рисунков. Поэтому линии, проведенные на рисунках внутри устройств NE, нельзя рассматривать как прямые проводные связи между соответствующими точками. В данном случае штриховые линии отражают возможные пути передачи синхросигналов.

Промежуточное устройство NE (Рис. 3.6, б) содержит местный генератор CLK синхросигнала относительно невысокой точности и стабильности. (Было бы расточительным устанавливать генераторы уровня STRATUM 1 в каждом устройстве NE.) Этот генератор, как будет показано, используется кратковременно и только в экстремальных ситуациях, в процессе оперативной автоматической замены источника синхронизации. Точность и стабильность генератора CLK, однако, должны быть достаточными для функционирования участка сети, пусть даже с повышенным уровнем ошибок. При нормальной работе этот генератор выключен, и для синхронизации выходных сигналов применяется синхросигнал, выделенный из входного, поступающего справа или слева, в соответствии с присвоенными им приоритетами.

Приоритеты отражают целесообразность использования выделенных из входного сигнала синхроимпульсов в качестве выходных. В данном примере (Рис. 3.6, б) высокий приоритет HP присвоен левому, а низкий LP – правому входам устройства NE. Это означает, что, при нормальной работе, данные, выдаваемые устройством NE в обе стороны, синхронизируются сигналом, выделенным из левого (а не из правого) канала.

Промежуточное устройство NE можно настроить на работу в одном из трех режимов, см. Рис. 3.6, в, г, д.

В первом режиме (Рис. 3.6, в) для общей синхронизации используется сигнал с высокоприоритетного входа HP. Синхроимпульсы, выделенные из сигнала с низкоприоритетного входа LP, используются только для занесения соответствующих данных в эластичную память и далее не распространяются, что условно отражено на рисунке “крестиком”. Утолщенными линиями показана трасса распространения основного синхросигнала.

Во втором и третьем режимах (Рис. 3.6, г, д) для общей синхронизации используются соответственно сигналы с низкоприоритетного входа LP и от генератора CLK.

3.9. Откуда берутся паразитные циклы распространения синхросигналов?

При построении сетей разработчики стремятся к тому, чтобы каждый узел синхронизировался сигналом уровня STRATUM 1. Но, как не раз здесь отмечалось, экономически (и, может быть, не только) нецелесообразно устанавливать автономный генератор этого уровня в каждом сетевом устройстве (например, мультиплексоре) или даже в группе устройств. Проще получить высокоточный и высокостабильный сигнал из канала связи, “очистив” его от джиттера и вандера.

Но здесь нужно абсолютно точное знание “родословной” всех сигналов – кандидатов на использование в качестве опорных. Более того, должна быть уверенность в том, что без согласования с Вами соседи не изменят топологию трасс синхронизации. Иначе могут появиться топологические “привидения” – циклы, не содержащие материального источника опорной частоты. Сказанное иллюстрируется Рис. 3.7.

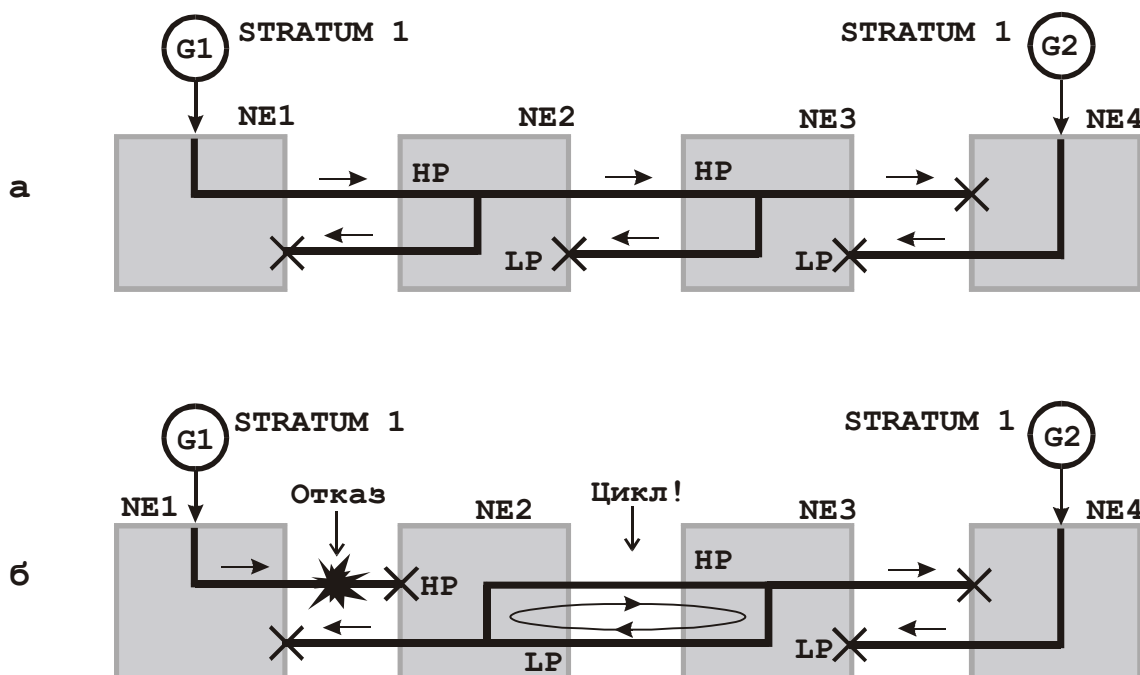


Рис. 3.7. Схема, поясняющая процесс возникновения ошибок синхронизации – циклов, лишенных опорного источника сигналов: а – исходное (работоспособное) состояние цепи из устройств NE; б – состояние этой цепи после отказа канала связи NE1 и NE2

В данном примере участок сети состоит из четырех устройств NE1 – NE4. Устройства NE1 и NE4 синхронизируются непосредственно от высоконадежных автономных генераторов G1 и G2 уровня STRATUM 1. Поэтому входные синхросигналы из каналов связи в этих устройствах используются только для ввода данных с соответствующего направления в эластичную память.

В устройствах NE2 и NE3 (Рис. 3.7, а) для синхронизации выходных сигналов использованы импульсы, выделенные с высокоприоритетных входов HP. Синхросигналы с низкоприоритетных входов LP используются только для ввода данных в эластичную память и прекращают дальнейшее распространение.

Таким образом, все устройства участка сети, показанного на Рис. 3.7, а, синхронизируются сигналами уровня STRATUM 1: устройства NE1, NE2 и NE3 – от генератора G1, а устройство NE4 – от генератора G2. Как видим, все сделано правильно.

Теперь предположим, что канал связи между устройствами NE1 и NE2 перестал работать в одном направлении, например в результате ухудшения изоляции в линейном кабеле (Рис. 3.7, б). Этот факт прежде всего будет аппаратно зарегистрирован в устройстве NE2 в результате полного отсутствия или поступления искаженного и ослабленного сигнала со стороны устройства NE1. Устройство NE3 по-прежнему получает “правильный” сигнал синхронизации, правда, ухудшенного качества, так как генератор с автоподстройкой частоты устройства NE2 “по инерции” продолжает работать на частоте, близкой номинальной, но уже без коррекции со стороны генератора G1.

В условиях отсутствия информации о происхождении сигналов на входах устройства NE2 человек – оператор или некий автоматический переключатель режимов синхронизации может принять простое, но безответственное решение: в ответ на пропадание высокоприоритетного сигнала с входа HP переключиться на

низкоприоритетный сигнал с входа LP. Что и делается в данном примере. Но после такого переключения, как видим из схемы, образовался цикл, не содержащий связи с опорными генераторами G1 или G2.

В этом цикле присутствуют два генератора с автоподстройкой частоты; каждый генератор стремится подстроиться по частоте к другому, рассматривая его в качестве опорного. Поэтому создается положительная обратная связь, которая приводит к выходу обоих генераторов на граничные допустимые отклонения от центральной частоты или к колебаниям частоты в некоторых малых пределах. Так что здесь искусственно создаются джиттер и вандер.

Тем не менее, участок сети может оставаться в работоспособном состоянии (если не считать отказа канала NE1 & NE2), так как работа пары “безопорных” источников синхросигналов может быть удовлетворительной в том смысле, что данные, хотя и с большой вероятностью ошибки, могут передаваться по сети.

В этом кроется трудность обнаружения таких ситуаций. Поэтому лучшее средство борьбы с ними – профилактика и недопустимость волюнтаристских решений, подобных описанному. Но для этого нужна некоторая автоматизация принятия правильных мер по восстановлению синхронизации в экстремальных случаях или при модернизации сети.

3.10. Автоматическое решение головоломок синхронизации

Мы только что рассмотрели сравнительно простую ситуацию, когда неправильное решение было принято из-за недостатка информации о происхождении входных синхросигналов. Но чем сложнее сеть, тем “квадратично” труднее получить о ней полную информацию. Выручает то, что разработаны протоколы передачи сведений о статусе синхросигналов и алгоритмы выбора оптимальных трасс распространения синхросигналов от опорных источников. Чтобы пояснить смысл автоматической прокладки новой трассы после изменившихся условий работы сети, рассмотрим простой пример, Рис. 3.8.

Исходные условия работы участка сети совпадают с приведенными в предыдущем примере (сравните Рис. 3.7, а и Рис. 3.8, а), поэтому, с Вашего позволения, повторять описание не будем. И отказ будет точно таким же, но реакция на него последует весьма и весьма “грамотная”.

Сравнивая рисунки, видим, что появились новые обозначения: ST1, DUS, и проч. Это мнемокоды, отражающие статус передаваемого синхросигнала. Но – все по порядку.

Данные между устройствами NE1 – NE4 передаются кадрами. Кадр содержит как “полезную” (с точки зрения пользователя), так и “служебную” информацию, о существовании которой пользователь “не знает”. Не будем разбирать структуру кадра – это утомительное и, главное, ненужное сейчас занятие. Для нас в данном

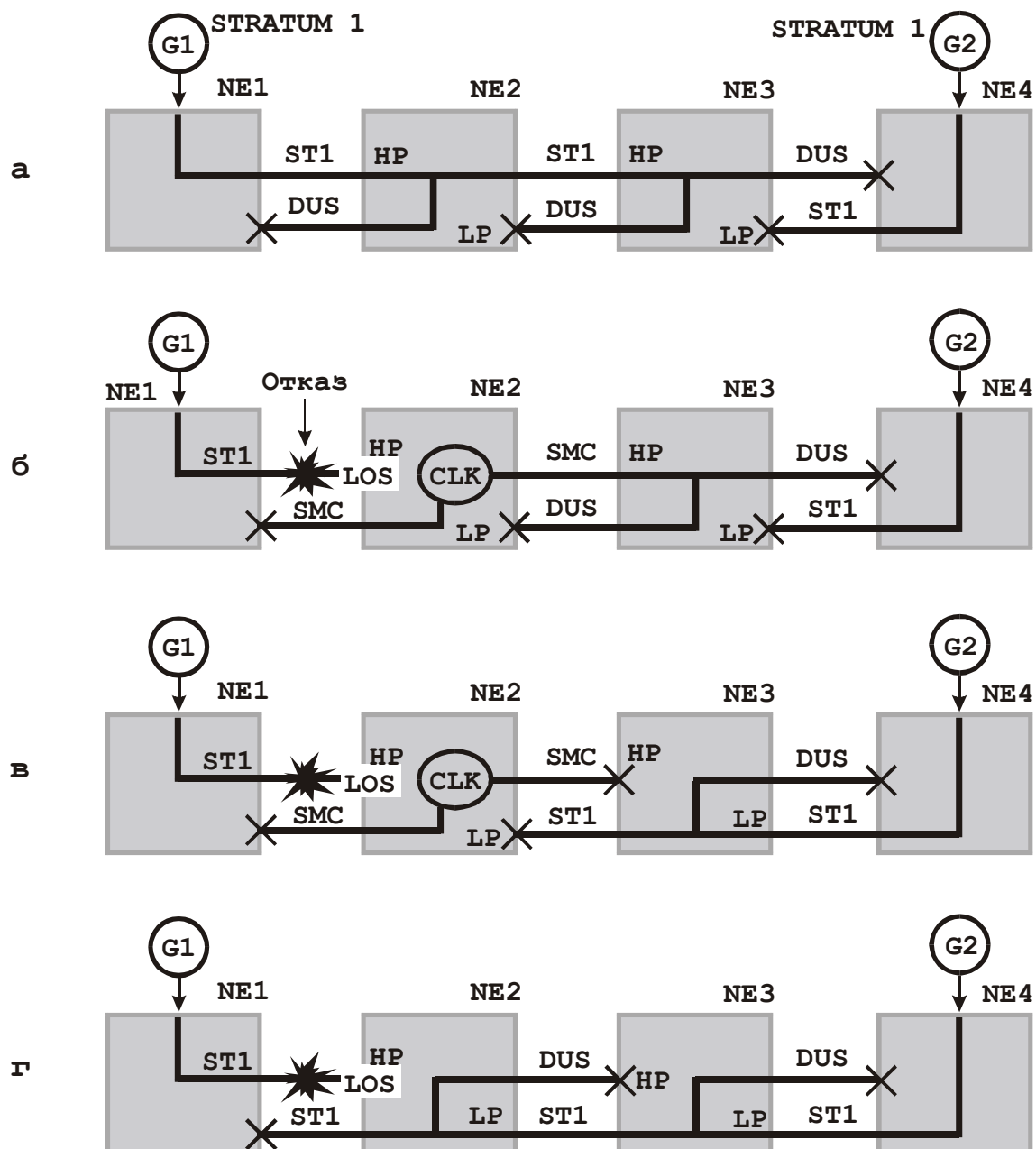


Рис. 3.8. Схема, поясняющая процесс адаптации цепи из устройств NE к отказу канала связи NE1 & NE2: а – исходное (работоспособное) состояние цепи; б, в – состояния в процессе адаптации; г – конечное состояние

случае важно только то, что каждый кадр содержит, в числе прочего, “служебное” поле из четырех бит, в котором можно закодировать до $2^4 = 16$ различных признаков, характеризующих синхросигнал, “переносящий” данный кадр от одного устройства NE_i к другому, соседнему. На разных “перегонах” от устройства к устройству статус синхросигнала может изменяться. Но он может изменяться также и в зависимости от ситуации, в чем мы далее убедимся.

В примере использованы следующие признаки, характеризующие синхросигнал:

- ST1 – признак, означающий, что сигнал произошел от генератора

уровня STRATUM 1;

- DUS – (Do not Use for Sync) – “Не использовать для синхронизации”. Смысл понятен из наименования;
- LOS – (Loss – потеря) – признак, формируемый устройством, “потевшим” соответствующий входной сигнал;
- SMC – (SONET Minimum Clock) – Признак, означающий, что синхросигнал имеет относительно низкое качество, т. е. обладает минимально допустимыми параметрами (точностью, стабильностью и другими), приемлемыми в стандартах сетей SONET.

Начальное распределение признаков (см. Рис. 3.8, а) не допускает проведение в жизнь ошибочного решения, принятого в предыдущем примере (см. Рис. 3.7). Действительно, устройство NE2 теперь не имеет права рассматривать синхросигнал с низкоприоритетного входа LP в качестве эталонного – об этом недвусмысленно предупреждает периодически поступающий на этот вход признак DUS.

При возникновении отказа разворачивается такая последовательность событий.

Обнаружив отказ, устройство NE2 формирует “для себя” признак LOS и переключается на синхронизацию от внутреннего генератора CLK (см. Рис. 3.8, б). Чтобы оповестить соседей о случившемся, устройство NE2 теперь сопровождает все исходящие кадры признаком SMS. Устройство NE1 никак не реагирует на изменение статуса синхросигнала из линии, так как оно синхронизируется непосредственно от генератора G1 уровня STRATUM 1, и вполне этим удовлетворено.

Но устройство NE3 не желает мириться со снижением качества эталонного синхросигнала. Оно проверяет возможность получения эталонного сигнала с другого, низкоприоритетного входа LP. Такая возможность имеется, так как сигнал на низкоприоритетном входе LP устройства NE3 имеет статус ST1 (STRATUM 1). Поэтому устройство NE3 переключается на новый источник синхронизации и назначает исходящему влево синхросигналу статус ST1, поощряя его распространение вглубь структуры, см Рис. 3.8, в.

Устройство NE2 также не желает мириться с низким качеством своего источника синхронизации (генератора CLK) и ждет появления синхросигнала лучшего качества на единственном исправном входе LP. Ожидание оправдывается с поступлением на этот вход кадров, содержащих признак ST1. Теперь устройство NE2 переключается на новый источник синхросигнала и назначает статус выходных сигналов в соответствии с Рис. 3.8, г. Задача решена: синхронизация восстановлена, каждое устройство получает синхросигналы уровня STRATUM 1.

Среди прочих четырехразрядных статусных признаков, характеризующих синхросигнал, следовало бы особо выделить признак STU (STRATUM Traceability Unknown – STRATUM-трассируемость неизвестна). Этот признак (его код 0000₂, что существенно) несет информацию о том, что происхождение синхросигнала, несущего данный кадр, неизвестно.

В действительности, разумеется, при желании всегда можно “докопаться” до первоисточника сигнала. Но дело в том, что протокол обмена статусными признаками разработан сравнительно недавно, и не все сетевые устройства его “понимают”. Иными словами, ретранслируя кадры, эти устройства вообще

неспособны заполнить поле статусных признаков каким-либо кодом. Поэтому поле остается пустым (код 0000₂). А этот код, во избежание недоразумений, воспринимается соседями по сети как признак STU.

Таким образом, новые устройства могут безболезненно внедряться в старые сети передачи данных. По мере увеличения числа новых устройств, в сети образуются островки, а затем целые архипелаги и континенты из устройств, автоматически и коллективно решающих проблемы общей синхронизации. Так что налицо – распределенная самоорганизующаяся система.

3.11. Синхронизация кольцевых структур

Мы не раз говорили о том, что при построении систем синхронизации недопустимо образование кольцевых структур. Но как поступить, если сама сеть передачи данных имеет кольцевую структуру?

Никакого противоречия нет – просто первоначально может ввести в заблуждение “игра слов”. Правила те же, и, чтобы показать их применимость к кольцевым структурам, рассмотрим схему, приведенную на Рис. 3.9.

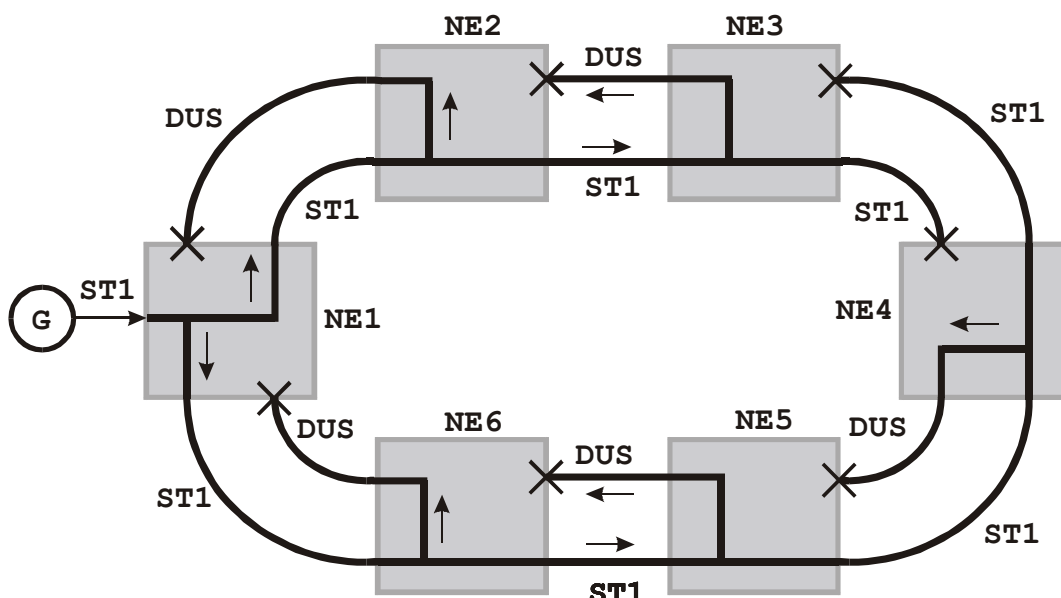


Рис. 3.9. Пример схемы распространения синхросигналов в кольцевой структуре

В этой схеме приняты введенные ранее условные графические обозначения и термины. Для определенности уточним две детали.

1. Генератор G формирует синхросигнал уровня STRATUM 1 при наличии внешней синхронизации от спутниковой системы глобального позиционирования (GPS). Если поступление внешнего синхросигнала прекращается (например при появлении неисправности приемной антенны генератора), то генератор автоматически переключается в автономный режим и формирует синхросигнал уровня STRATUM 2.
2. Каждое устройство NE 1 – NE 6 имеет внутренний генератор синхросигнала уровня STRATUM 3.

При нормальной работе структуры каждое устройство NE_i пользуется синхросигналом уровня STRATUM 1. Устройство NE_1 получает этот сигнал непосредственно от генератора G , а остальные устройства – косвенно, выделяя его из передаваемой по линии “смеси” данных и синхроимпульсов. Как следует из схемы, паразитных контуров распространения синхросигналов нет, их возникновение “профилактически” предотвращается приданием статуса DUS (“Не использовать для синхронизации”) синхросигналам, возвращающимся в сторону генератора G .

Рассмотрим поведение системы синхронизации в трех экстремальных ситуациях (А, В, С).

Ситуация А. Предположим, что в генераторе G отказал приемник сигналов от спутниковой глобальной системы позиционирования (GPS). Генератор продолжает работать в автономном режиме и начинает формировать синхросигнал уровня STRATUM 2, о чем уведомляет устройство NE_1 . Это устройство, в свою очередь, уведомляет ближайших соседей о снижении качества синхросигнала заменой признака ST1 признаком ST2 в передаваемых кадрах (эти изменения на рисунке не отражены).

Информация о снижении качества синхросигнала распространяется к остальным устройствам. Таким образом, все устройства NE_i принимают ее к сведению, но, за неимением лучшего синхросигнала, работают в тех же режимах, что и ранее. Кольцевая структура остается работоспособной, но, возможно возрастает число проскальзываний.

Ситуация В. Предположим, что отказал генератор G . Обнаружив отсутствие сигналов от генератора G , устройство NE_1 начинает использовать собственный внутренний генератор синхросигналов уровня STRATUM 3. Так же как и в предыдущей ситуации, все устройства NE_i принимают к сведению изменение статуса получаемого из линии синхросигнала (ST 1 \rightarrow ST3).

Но имеет ли смысл пользоваться выделенным из линии синхросигналом уровня STRATUM 3 (в качестве опорного), когда есть сигнал от собственного генератора того же уровня точности и стабильности? – Конечно, смысла нет. Поэтому все устройства NE_i переходят к работе от внутренних генераторов. Структура остается работоспособной, несмотря на возможное увеличение числа проскальзываний.

Ситуация С. Предположим, что отказало устройство NE_1 . Связи с соседями полностью “разорваны”. Соседям (устройствам NE_2 и NE_6) не остается ничего другого как перейти к работе от внутренних генераторов, так как альтернативные источники синхросигналов имеют статус DUS (“Не использовать для синхронизации”). Устройства NE_3 – NE_5 также начинают синхронизироваться от внутренних генераторов, так как выделяемые из линии синхросигналы “ничуть не лучше” своих (а скорее – хуже). Так что оставшаяся исправной часть структуры и в этой ситуации остается работоспособной !

Уважаемые читатели!

Полная отредактированная версия “Учебника” содержится в книге “Синхронизация в телекоммуникационных системах. Анализ инженерных решений” (авторы: С.М.Сухман, А.В.Бернов, Б.В.Шевкопляс, изд. Эко-Трендз, Москва, 2003, 272 с.). Вы можете ознакомиться с рефератом этой книги и адресами ее приобретения на нашем сайте в разделе “Новости” (сообщение от 14.01.2003 г.).